

Trabajo final de maestría

Karen Sofía Gordillo Tous

2019

Construcción de un banco de pruebas para variadores de velocidad trifásicos de 1hp a 40 hp que permita verificar el comportamiento y la detección y aislamiento de falla de circuito abierto en la etapa de inversión

Karen Sofía Gordillo Tous

Tesis o trabajo de grado presentada(o) como requisito parcial para optar al título de:

Magister en Ingeniería Mecánica

Director: Ph.D., Jorge Sofrony Esmeral

Línea de Investigación: Automatización

Universidad Nacional de Colombia Facultad de Ingeniería, Departamento de Ingeniería Mecánica y Mecatrónica Bogotá, Colombia

Resumen

Este proyecto contempla el diseño de un banco de pruebas para verificación del hardware de variadores de velocidad industriales trifásicos con potencias entre 1 y 40 hp a 440 V, así como el desarrollo del protocolo de verificación de: falla de circuito abierto y corto circuito en rectificador e inversor, estado de la junta DC y frecuencia de referencia. Se realizaron mediciones en tres variadores de velocidad (5, 7.5 y 10 hp) para verificación de corto circuito en rectificador e inversor y verificación de circuito abierto en rectificador. Se hicieron pruebas de descarga con dos variadores de velocidad (5 y 10 hp) para calcular la constante RC con dos métodos y determinar el comportamiento de estos, se analizaron los resultados para diferentes intervalos de tiempo. Finalmente se implementó del método normalizado de corriente DC para detección y aislamiento de fallo de circuito abierto en el inversor, se realizaron mediciones con un variador de 7.5 HP que presenta la falla y dos motores de 5 HP; se usaron diferentes referencias de velocidad (2.5, 5, 7.5, 10 Hz) y se analizan los resultados. Se presenta el diseño completo del banco de pruebas con lista de materiales y planos eléctricos así como el protocolo de pruebas que explica paso a paso el procedimiento de verificación. La detección y aislamiento del fallo del circuito abierto en el inversor tuvieron una exactitud del 94,8 % y el 100 % respectivamente, se propone un método diferente para mejorar la detección. El método de cálculo de degradación propuesto no muestra exactitud en el cálculo, sin embargo, puede dar una idea de la degradación de la Junta DC en el tiempo.

Palabras clave: Variador de velocidad, banco de pruebas, protocolo, identificación y aislamiento, fallo, método normalizado de corriente DC.

Abstract

This project contemplates the design of a test bench for verification of the hardware of variable speed drives, with power between 1 and 40 HP at 440V, as well as the design of the verification protocol of: open circuit and short circuit fault in rectifier and inverter, state of DC link, frecuency reference. Measurements were made with three drives (5, 7.5 and 10 hp) for verification of short circuit in the rectifier and the inverter and verification of open circuit in the rectifier. Discharge test were made with two drives (5 and 10 HP) to calculare the RC constant with two different methods and determine their beahaviour, the results are analyzed for different timeslots. The normalized DC current method, for detection and isolation of open circuit fault in the inverter, was implemented, measurements were made for a drive of

7.5 HP that has the fault and two motors of 5HP; different speed references were used (2.5, 5, 7.5, 10 Hz), the results are analyzed. The complete design of the bench test is presentes with the material list and the electric drawings, as well as the test protocol that explains step by step the verification procedure. The fault detection and isolation of the open circuit fault in the inverter had an accuracy of 94.8 % and 100 % respectively, a different method is proposed to improve the detection. The proposed calculation method of degradation does not show accuracy, nevertheless, can give an idea of the degradation over time in the DC link.

Keywords: Variable speed drive, test bench, protocol, identification and isolation, fault, normalized DC current method

Contenido

	Resi	umen	5
1.	Just	ificación y marco teórico	10
	1.1.	Arquitectura de potencia del variador de velocidad	11
	1.2.	Fallos en el variador de velocidad	13
		1.2.1. F3-Diodo del rectificador en circuito abierto	16
		1.2.2. F6-Circuito abierto en base de transistor	17
		1.2.3. Métodos de detección y aislamiento de fallo	17
2.	Dise	ño de banco de pruebas	21
	2.1.	Requerimientos	21
	2.2.	Diseño conceptual	22
		2.2.1. Identificación de mediciones	22
		2.2.2. Identificación de peligros	23
		2.2.3. Diagrama de diseño conceptual	24
	2.3.	Diseño de ingeniería	25
		2.3.1. Energización, mando, protecciones y conexiones	25
3.	Prot	cocolo de pruebas	28
	3.1.	Rectificador	28
		3.1.1. Verificación de corto circuito	28
		3.1.2. Verificación de circuito abierto	29
	3.2.	Junta DC	29
		3.2.1. Circuito RC sin fuente	30
		3.2.2. Prueba de descarga	31
	3.3.	Inversor	32
		3.3.1. Verificación de corto circuito	32
		3.3.2. Verificación de circuito abierto	33
		3.3.2.1. Método normalizado de corriente DC para detección y aisla-	
		miento	33
		3.3.2.2. Método del vector de Park para detección y aislamiento	35
		3.3.2.3. Implementación en Matlab	36
	3.4.	Montaje experimental	38

8 Contenido

4.	Resu	ultados	42
	4.1.	Rectificador	42
	4.2.	Junta DC	44
	4.3.	Inversor	51
		4.3.1. Verificación de circuito abierto	51
	4.4.	Protocolo	56
5.	Con	clusiones y recomendaciones	60
	5.1.	Conclusiones	60
	5.2.	Recomendaciones	61
Α.	Ane	xo: Planos	62
В.	Ane	xo: Diseño de detalle	63
	B.1.	Determinación de variables del sistema	63
	B.2.	Selección contactor	63
	B.3.	Selección protección del variador	63
		B.3.1. Interruptor térmico	63
		B.3.2. Fusibles rápidos	65
		B.3.3. Guardamotor	66
	B.4.	Alimentación circuito de mando	67
	B.5.	Mando y pilotos	67
	B.6.	Bornes	69
	B.7.	Divisor de tensión	70
	B.8.	Distribución tablero	70
	B.9.	Materiales	71
C.	Inte	rfaz gráfica	74
		Panel para prueba de descarga en junta DC	74
	C.2.	Panel para la verificación de circuito abierto en el inversor	75
Ε.	Ane	xo: Funciones de Matlab	81
F.	Ane	xo: Instructivo de uso de simulador	86
	F.1.	Rectificador	86
	F.2.	Junta DC	88
		Inversor	91
	F.4.	Módulos adicionales	92
		F.4.1. Fase a tierra y corto circuito a tierra	92
		F.4.2. Fusibles	93
	F.5.	Instructivo	93

G. Anexo: Tabla de resultados prueba de descarga en junta DC	100
H. Anexo: Tabla de resultados verificación de falla de circuito abierto en inversor	105
Bibliografía	108

1. Justificación y marco teórico

Dadas las ventajas de los motores de inducción AC comparados con los motores DC: bajo costo, menor peso, menor inercia, más eficiencia, más robustez, capacidad de operar en ambientes sucios y explosivos y la posibilidad de controlar la velocidad [Kadaník, 1998], actualmente son ampliamente usados en diferentes procesos industriales.

El control de velocidad se realiza mediante la variación de la amplitud y la frecuencia del voltaje de alimentación usando los "variadores de velocidad electrónicos". Originalmente, su uso estaba limitado a ventiladores y bombas debido al significativo ahorro de energía. Sin embargo, dado lo avances en control de velocidad, hoy en día se usa en múltiples procesos como elevadores, transporte y manejo de materiales, extrusoras, bombeo, automatización, control de movimiento, entre otras [Rahman et al., 2018]. Entre las ventajas de los variadores de velocidad se encuentran: operación a diferentes velocidades, reducción del impacto mecánico, mejora del rendimiento, mejora de la eficiencia, reducción del desgaste mecánico, incremento de la vida útil, entre otros [Shakweh, 2018].

En Colombia, a 30 de junio de 2018, habían registradas 2605 empresas que por su actividad económica principal podrían hacer uso o mantenimiento de variadores de velocidad:

Actividad económica	Número de empresas
Mantenimiento y reparación de maquinaria y equipos	1844
Fabricación de equipo de control de procesos industriales	73
Fabricación de maquinaria para la elaboración de alimentos, bebidas y tabaco	347
Fabricación de otros tipos de maquinaria de uso especial ncp	199
Fabricación de equipo de elevación y manipulación	30
Fabricación de otros tipos de maquinaria de uso general ncp	112

Tabla 1-1.: Número de empresas por actividad económica principal [emp, 2019]

La introducción de productos de bajo costo para la automatización ha permitido disminuir los costos en la fabricación de maquinaria. Sin embargo, esto puede tener un impacto

negativo en la confiabilidad, robustez y calidad de producción. Esta última es cada vez mas importante de mantener, dados los estándares de calidad que la mayoría de empresas grandes exigen en los productos que adquieren. Por esta razón, es importante establecer mecanismos o protocolos para verificar el funcionamiento adecuado de la máquina así como de sus componentes. El banco de pruebas para variadores de velocidad permite llevar a cabo una prueba estructurada, que aunque no es certificada, posibilita la verificación del hardware del variador de velocidad tanto en la producción de la máquina como en la pos venta.

Dados los beneficios que puede traer este banco de pruebas, es importante desarrollarlo de la mano con la industria. D M I Ingeniería SAS, es una empresa Colombiana de Diseño y Mantenimiento Industrial (D M I), con 30 años de experiencia y un amplio portafolio de clientes. Uno de sus servicios se concentra en el diseño de maquinaria sobre medida, que provee soluciones a problemas muy específicos de sus clientes, sobre todo en la industria del plástico y de los químicos para construcción. D M I hace uso de variadores de velocidad entre 1 y 40 caballos de fuerza en diferentes aplicaciones, por ejemplo: sistemas de alimentación de material, mezcla, extrusión, bombeo, dosificación, entre otros. Las características de los variadores dependen de la aplicación y el cliente, entre ellas, la relación precio-calidad tiene un papel importante en la selección.

1.1. Arquitectura de potencia del variador de velocidad

El control de velocidad del motor AC se realiza al modificar la magnitud y la frecuencia del voltaje para mantener el ratio V/f (voltaje sobre frecuencia) constante. El voltaje principal AC se convierte en voltaje DC por medio de un rectificador, este voltaje es filtrado por una junta DC para alimentar un inversor que se encarga de convertir a un voltaje AC de frecuencia y magnitud variables. De esta manera el motor puede proveer el torque nominal hasta una velocidad igual a la nominal (50 o 60 Hz), por encima de esta velocidad el torque se reduce en proporción a la velocidad.

- Rectificador: Normalmente se usan diodos pero también pueden ser usados otros componente como tiristores o IGBTs [Naukkarinen, 2012]. Es un puente rectificador de onda completa, típicamente con 6 diodos, en la figura 1-2 los diodos está numerados de acuerdo a la secuencia de conducción, el par de diodos que tengan la mayor diferencia de potencial instantáneo de fase a fase serán los que conduzcan [Muhammad, 2004]. En la figura 1-1 se ve el voltaje a la salida de esta etapa.
- Circuito intermedio DC o junta DC: el objetivo de esta etapa es almacenar energía y filtrar la señal pulsante de la etapa de rectificación (ver figura 1-1). Es importante que la capacitancia sea suficiente para que el voltaje se mantenga lo más constante posible,

esto permite que el inversor opere de manera precisa [Tan and Putra, 2011]. Para la junta DC normalmente se usan condensadores electrolíticos porque proveen la mayor salida de voltaje [Vogt et al., 2008]. Para prevenir corrientes excesivas causadas por la carga inicial de los condensadores, se usan circuitos de carga, en potencias medias (1kW - 30kW) se utiliza una resistencia de carga, una vez los condensadores están cargados la resistencia se cortocircuita con un relé.

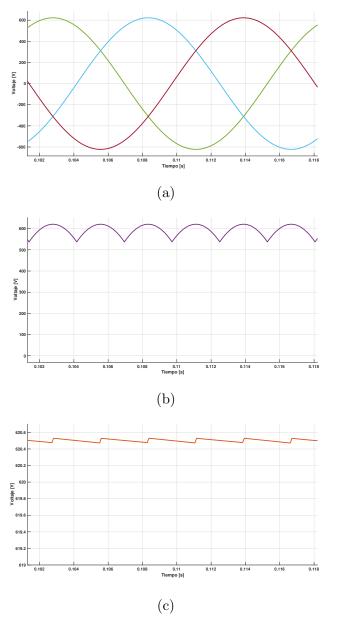


Figura 1-1.: (a) Voltaje principal de entrada, (b) Voltaje a la salida del rectificador. (c) Voltaje a la salida de la Junta DC

■ Inversor: Es la etapa encargada de convertir la señal DC en un voltaje AC con

frecuencia y amplitud variables. Lo más común es usar semiconductores IGBT, ya que estos ofrecen una sencilla controlabilidad, menores perdidas de transmisión y de conmutación, así como una menor área de semiconductor por lo que son más económicos, estos deben estar conectados con un diodo de marcha libre en antiparalelo, lo que permite un flujo de corriente bi-direccional [Vogt et al., 2008].

El voltaje de salida es generado por medio de un PWM, en el que una señal de control sinusoidal, con la frecuencia y magnitud deseadas, es comparada con una señal portadora triangular. La señal portadora determina la frecuencia de conmutación [Tan and Putra, 2011].

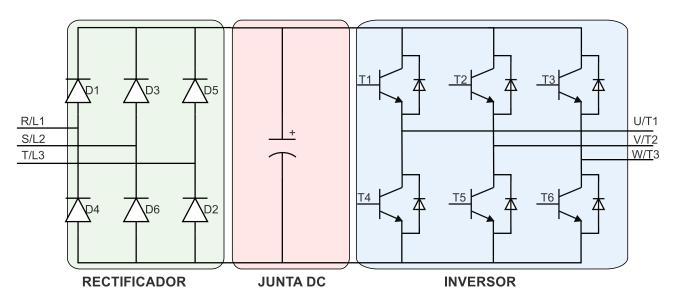


Figura 1-2.: Estructura de un variador de velocidad

1.2. Fallos en el variador de velocidad

Una falla se define como un cambio no deseado en el sistema que degrada su desempeño pero que no representa un avería completa. Cuando una avería completa sucede, esta impide el funcionamiento del sistema, mientras que un fallo permite operar el sistema de forma degradada en diferentes modos hasta que este sea superado. Una falla puede causar una avería si no se detecta a tiempo. Por esto es de gran utilidad hacer detección y aislamiento de fallas. La detección consiste en determinar si hay algún problema, seguido por el proceso de aislamiento, el cual consiste en identificar la fuente de la falla y evaluar la severidad [Patton et al., 2000].

Se han propuesto diferentes metodologías para el diagnóstico de fallas, éstas pueden ser divididas en [Patton et al., 2000]:

- Metodologías basadas en el modelo: para este enfoque es necesario tener conocimiento a priori de la relación entre la falla y los parámetros del modelo, usan un modelo matemático reducido o completo del sistema usados para crear observadores que aíslan la falla [Pecina-Sánchez et al., 2011]. Estos métodos funcionan bien si el modelo preciso del sistema puede ser obtenido, sin embargo el modelo del variador de velocidad puede ser difícil de obtener y poco preciso debido a los valores de los elementos, componentes parasíticos, suposiciones que deben ser hechas y otras limitaciones ([Diallo et al., 2005] y [Zidani et al., 2008]).
- Metodologías basadas en conocimiento: se requiere información sobre la estructura del proceso, las funciones y los modelos cualitativos del proceso bajo condiciones de fallo. Una gran cantidad de trabajos en diagnóstico de falla usan técnicas de inteligencia artificial haciendo uso de redes neuronales, lógica difusa y algoritmos neuronales en lógica difusa porque no se necesitan modelos matemáticos explícitos del sistema monitoreado, el entrenamiento de las redes neuronales y el desarrollo de reglas difusas a partir de los datos proporcionan un modelo implícito del sistema al que se le llama modelo basado en datos. Los sistemas expertos son muy útiles siempre y cuando existan las reglas y razonamiento experto para el análisis; los sistemas que usan inteligencia artificial (redes neuronales, lógica difusa, entre otras) dan mayor flexibilidad ya que no es necesario el conocimiento experto, la exactitud depende del entrenamiento inicial del sistema en condiciones normales y en fallo [Diallo et al., 2005].
- Metodologías basadas en técnicas de procesamiento de datos ([Manrique et al., 2012a], [Manrique et al., 2012b], [Pulgarin and Esmeral, 2016]): existen muchas comparaciones en la literatura donde se muestran las similitudes de estos métodos con los basados en modelo o en conocimiento, por lo que a veces se hace una generalización. Algunos ejemplos de este método son el análisis espectral y métodos de estimación de parámetros.

Se ha reportado que el 63 % de los usuarios de sistemas de autoamatización de maquinas con motores AC, experimentan fallos en el variador de velocidad en los primeros 12 meses de operación, además, el 70 % de estos fallos están relacionados con averías en los componentes de potencia [Campos-Delgado and Espinoza-Trejo, 2011]. Según [Fuchs, 2003] la mayor probabilidad de fallo se encuentra en la junta DC, seguido por los transistores de potencia y por último los diodos en el rectificador.

En la figura **1-3** se muestran 10 fallos y averías que pueden ocurrir en el convertidor [Kadaník, 1998], ya sea por fallo de algún elemento o por errores de conexión. En la tabla **1-2** se hace la clasificación de estos.

Las fallas F1, F8, F9 y F10, son fallas exteriores al variador de velocidad y pueden ser evitadas en el momento de conectar la alimentación del variadores y del motor. Además, de

Fallo	Descripción	Fallo/Avería	Posible causa
F 1	Línea de transmisión a tierra	Fallo	Conexión
F2	Diodo del rectificador en corto	Avería	Avería de componente
	circuito		
F3	Diodo del rectificador en circuito	Fallo	Avería de componente
	abierto		
F4	Fallo de tierra en junta DC	Fallo	Conexión
F 5	Junta DC en corto circuito	Avería	Avería de componente
F6	Circuito abierto en base del tran-	Fallo	Avería de componente
	sistor		
F7	Corto circuito en transistor	Avería	Avería de componente
F8	Fase abierta en la terminal de mo-	Fallo	Conexión
	tor		
F9	Corto circuito entre líneas en las	Fallo	Conexión / fallo en motor(R)
	terminales del motor		
F10	Línea a tierra en la terminal del	Fallo	Conexión
	motor		

Tabla 1-2.: Descripción de las fallas mostradas en la figura 1-3

las fallas internas, únicamente F3 y F5, permiten que el variador siga en funcionamiento aunque de manera degradada. La ocurrencia de dos fallas al mismo tiempo es remota por lo que sólo se consideran individualmente [Kastha and Bose, 1994].

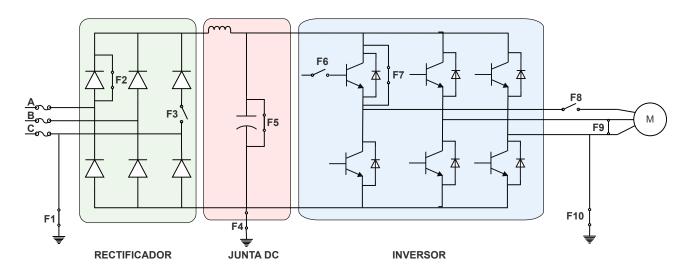


Figura 1-3.: Esquema de fallas y averías en el hardware del variador de velocidad

1.2.1. F3-Diodo del rectificador en circuito abierto

La corriente no puede pasar por el diodo que está en circuito abierto, y el voltaje DC cambia la forma como se ve en la figura 1-4. En este caso el fallo está en el diodo D1 (ver figura 1-2), por lo tanto la junta DC no se carga durante los voltajes fase a fase Vab y Vac. En la tabla 1-3 se listan los voltajes fase a fase durante los cuales la junta DC no se carga por falla F3 en cada diodo.

Diodo	Voltajes fase a fase						
en fallo	Vab	Vac	Vbc	Vba	Vca	Vcb	
D1	X	X					
$\overline{\mathrm{D2}}$		X	X				
D3			X	X			
D4				X	X		
D5					X	X	
D6	X					X	

Tabla 1-3.: Voltajes fase a fase durante los cuales la junta DC no se carga por falla F3 en cada diodo

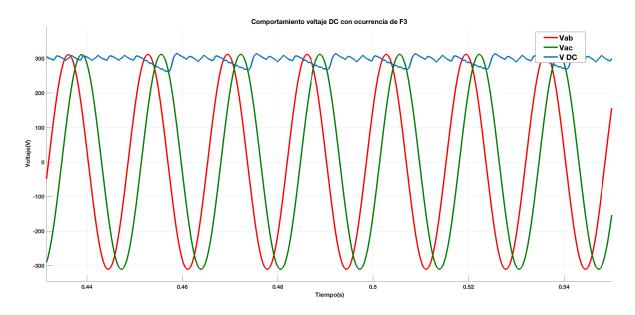


Figura 1-4.: Comportamiento F3 en D2 simulado. Voltaje DC (azul) con falla F3 en Diodo 1 (D1), Voltajes fase a fase Vab (rojo) y Vac (verde)

1.2.2. F6-Circuito abierto en base de transistor

La corriente a la salida del variador de velocidad cambia su forma dependiendo del transistor que esté en falla. En la figura **1-5**, se ven las corrientes simuladas de salida del variador, para una falla F6 en T1 (ver figura **1-2**). En la tabla **1-4** se muestra cual es la corriente que más se desfasa y en que sentido para falla en cada transistor individualmente.

Transistor	Corriente desfasada	Sentido de desfase
T1	Fase A	Negativo
T2	Fase B	Negativo
T3	Fase C	Negativo
T4	Fase A	Positivo
T5	Fase B	Positivo
T6	Fase B	Positivo

Tabla 1-4.: Comportamiento de las corrientes para falla F6 en cada transistor individualmente

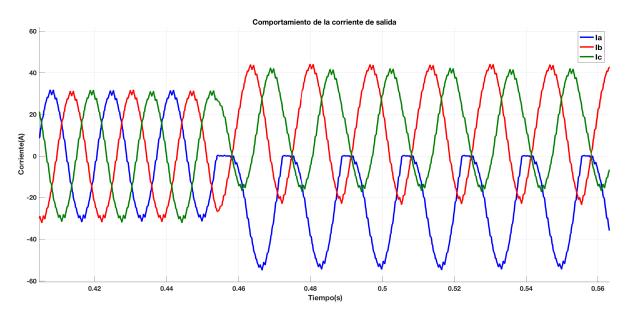


Figura 1-5.: Comportamiento de corrientes de salida

1.2.3. Métodos de detección y aislamiento de fallo

Los métodos de detección y aislamiento de fallo, en general, se realizan en tres etapas [de Araujo Ribeiro et al., 2003]:

Adquisición de datos

- Detección de falla
- Aislamiento de falla

Para la falla de circuito abierto en el rectificador, se puede hacer el diagnóstico y aislamiento con mediciones hechas con un multímetro, ya que se tiene acceso a cada uno de los diodos del puente rectificador [Fluke, 2012].

[Rothenhagen and Fuchs, 2004] hacen una comparación entre 4 métodos diferentes para diagnóstico y aislamiento de falla de circuito abierto en el inversor. Posteriormente, [Lu and Sharma, 2009] hace un informe más general de los métodos existentes para diagnóstico y aislamiento de falla. La tabla 1-5, muestra un resumen del análisis hecho por [Lu and Sharma, 2009]. Los métodos en los que el esfuerzo de sintonización es bajo son los número: 2, 3, 11, 13, 15, 16, 17 y 18. De estos:

- El método No. 2 tiene una efectividad pobre para corrientes bajas y poca resistencia a falsas alarmas.
- Los métodos No. 17 y 18 no tienen datos disponibles sobre resistencia a falsas alarmas.
- El método No. 6 no puede aislar la falla.
- El método No. 13 tiene resistencia media al ruido.
- El método No, 11 necesita una mayor cantidad de medidas que los demás.
- Los métodos No. 15 y 16 dependen del entrenamiento que se realice con datos disponibles del fallo [Pecina-Sanchez et al., 2012].
- Por lo tanto, se selecciona el método No. 3, normalizado de corriente DC, tiene buena efectividad, buena resistencia a falsas alarmas, el esfuerzo de sintonización es bajo, los parámetros de detección son las 3 corrientes de salida del variadores de velocidad, y el umbral de la variable de detección es independiente de la carga.

No	Método	Efectividad	Resistencia a falsas alarmas	Esfuerzo de sintoni- zación	Parámetro de detección	Dependencia de umbral en la variable de detección
1	Método del vector de Park	Ambigua a pequeñas corrientes	Pobre a pequeñas corrientes	Alto	Corrientes de las 3 fases	Alta
2	Método de la corriente DC normalizada	Pobre a pequeñas corrientes	Pobre ya que múltiples condicio- nes pueden satisfacer	Bajo	Corrientes de las 3 fases	Independiente

Sigue en la página siguiente.

No	Método	Efectividad	Resistencia a falsas alarmas	Esfuerzo de sintoni- zación	Paráme- tro de detección	Dependencia de umbral en la variable de detección
3	Método modificado de la corriente DC normalizada	Buena	Buena	Bajo	Corrientes de las 3 fases	Independiente
4	Método de la pendiente	Pobre con corrientes pequeñas	Pobre	Alto	Corrientes de las 3 fases	Alta
5	Método DC sencillo	Pobre con pequeñas corrientes	Media	Medio	Corrientes de las 3 fases	Alta
6	Método de la frecuencia instantánea AC	No puede localizar el transistor en fallo	Media	Bajo	Corrientes de las 3 fases	Baja
7	Método de la comparación en- tre la cantidad actual y la refe- rencia	Necesita 2-4 sensores pa- ra detección efectiva	Buena	Medio	Voltaje de polo inver- tido, fase de voltaje y voltaje neutral	Independiente
8	Detección de voltaje en el transistor más bajo	Buena	Buena	-	Voltajes de los transisto- res bajos	Baja
9	Detección de fa- lla basada en centroide	Buena	Buena	-	Corrientes de las 3 fases	N/A
10	Método de re- conocimiento de patrón	Muchos parámetros a considerar	Media	Medio	Corrientes de las 3 fases	Alta
11	Reglas de com- portamiento del conversor	No ha sido pro- bado on-line	Buena	Ninguno	Corrientes del bus, Corrientes de las 3 fases y voltajes	Independiente
12	Método de análisis de espectro	-	-	Alto	Corrientes de las 3 fases	Alta
13	Método de la desviación de corriente	Buena	Media	Bajo	Corrientes de las 3 fases normaliza- das	Alta

Sigue en la página siguiente.

No	Método	Efectividad	Resistencia a falsas alarmas	Esfuerzo de sintoni- zación	Paráme- tro de detección	Dependencia de umbral en la variable de detección
14	Método de onda difusa	Buena si las re- glas difusas son diseñadas cuida- dosamente	Buena	Medio	Corrientes de las 3 fases	Baja
15	Método de la red neuronal (NN)	Error de diagnóstico ;5 %	Buena si la NN es entre- nada exhaus- tivamente	Bajo	Corrientes de las 3 fases	N/A
16	Método ANFI	-	Buena si la NN es en- trenada pa- ra condicio- nes de ruido	Bajo	Corriente de la unión DC	N/A
17	Sistema por gru- pos ANFI	Peor error de 2.26%	-	Bajo	Corrientes de las 3 fases	N/A
18	Método del vec- tor de corriente media basada en grupos sustrac- tivos	Buena	-	-	Corrientes de las 3 fases	N/A
19	Método basado en ANN	Predicción de alrededor de 75 %	-	-	Voltaje de las 3 fases, corrientes y torque	N/A
20	Sistema experto basado en reglas	Herramienta de diagnóstico offli- ne	-	-	Ingresado por el usua- rio	N/A
21	Método de grafo de unión	-	-	-	Voltaje en los transisto- res	Alta

Tabla 1-5.: Comparación de los métodos de diagnóstico de circuito abierto en los transistores de la etapa de inversión [Lu and Sharma, 2009]

El banco de pruebas y protocolo de verificación de hardware de variadores de velocidad eléctricos, se realiza con el fin de dar a la industria una herramienta semi-automatizada para asegurar calidad, robustez y confiabilidad tanto en la producción de maquinaría como en el mantenimiento de variadores de velocidad. Se realiza un diseño para la implementación física del banco de pruebas, y un protocolo con la explicación paso a paso de cada una de las verificaciones a realizar en el rectificador, junta DC e inversor. Los resultados de la pruebas hechas en el laboratorio para verificación del rectificador, junta DC e inversor dan las bases necesarias para hacer el protocolo de verificación.

2. Diseño de banco de pruebas

El diseño se realizó en cuatro fases: definición de los requerimientos junto con D M I Ingeniería, diseño conceptual, diseño de ingeniería y diseño de detalle. El resultado del proceso son los planos eléctricos del banco de pruebas, y el listado de elementos necesarios para su construcción, así como la interfaz de usuario y el protocolo de pruebas que permitan a las empresas fabricantes de maquinaria y prestadoras del servicio de mantenimiento hacer el diagnóstico de fallos en variadores de velocidad electrónicos con una herramienta semi-automática.

2.1. Requerimientos

La definición de requerimientos se realizó en varias fases: (i) entrevistas con ingenieros y supervisor encargados del área de automatización en D M I Ingeniería; (ii) revisión de conformidad europea de donde se extrajeron los principales requisitos de seguridad en el trabajo; (iii) revisión del estado del arte en detección e identificación de falla y determinación de la técnica que mejor se acomodó a las necesidades y requerimientos del usuario.

El banco de pruebas debe tener las siguientes características:

- Se deben poder probar variadores con potencias entre 1 hasta 40 caballos de fuerza.
- Voltaje de alimentación de potencia 440 VAC trifásico, y voltaje de mando 220 VAC.
- Verificación de circuito abierto y corto circuito en rectificador con multímetro.
- Verificación de corto circuito en inversor con multímetro.
- Verificación de junta DC y circuito abierto en inversor usando equipo de medición COTS.
- Proveer seguridad contra sobre-corrientes y cortocircuito acorde a las potencias maneiadas.
- Los puntos de medición del voltaje de la junta DC, así como de la corriente de salida del variador, no deben ser accesibles por el usuario durante la medición.
- Uso de conexiones rápidas seguras cuyo diámetro nominal esté de acuerdo al diámetro de cables de conexión del rango de potencias de los variadores a probar.

- Uso de riel DIN 35 mm para el montaje de los componentes a excepción del variador de velocidad.
- Selección de componentes estándar que sean comercializados en Colombia.
- Parada de emergencia que interrumpa el circuito de potencia de alimentación del variador. Para salir del estado de parada de emergencia el usuario debe realizar una acción voluntaria.
- Se debe avisar los estados: circuito de mando energizado, circuito de potencia energizado y parada de emergencia activa, por medio de señalas claras.
- La energización del circuito de mando se debe hacer de manera externa.
- Los usuarios están capacitados en el manejo de potencia y equipos de automatización.

2.2. Diseño conceptual

En esta etapa se definen los elementos que debe tener el banco de pruebas para cumplir con los requerimientos establecidos de manera general o en forma de cajas negras. De esta manera se establece cual es la relación entre cada una de ellas y cual es su función.

2.2.1. Identificación de mediciones

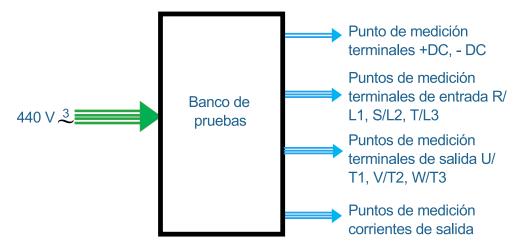


Figura 2-1.: Diagrama entradas y salidas banco de pruebas

 Medición de diodos en rectificador: Se necesita acceso a las terminales de entrada del variador y a las terminales de la Junta DC.

- Medición de los diodos de marcha libre del inversor: Se necesita acceso a las terminales de salida del variador y a las terminales de la junta DC.
- Medición en junta DC: Se necesita acceso a las terminales de la junta DC para medir el voltaje. El voltaje DC para un variador a 440V es aproximadamente 620 voltios. Por lo que es necesario hacer un divisor de tensión de 1/2.
- Medición de voltaje fase a fase de entrada. Se necesita acceso a las terminal de entrada.
- Medición de la corriente de salida. Se necesita acceso a los cables de salida del variador para usar pinzas AC/DC.

En la figura **2-1** se muestra el diagrama de caja negra de las entradas y salidas identificadas del banco de pruebas. La tabla **2-1** muestra el resumen de las mediciones.

Medición	Terminales	Características		
Medición de diodos en el	R/L1, S/L2, T/L3, +DC, -	N/A		
rectificador	DC	IV/A		
Medición de los diodos de	U/T1, $V/T2$, $W/T3$, $+DC$,	N/A		
marcha libre del inversor	-DC	IV/A		
		Aproximadamente 620 vol-		
Medición en junta DC	+DC, $-DC$	tios, se necesita divisor de		
		tensión		
Medición de voltaje fase a	R/L1, S/L2, T/L3	440 VRMS aproximada-		
fase en la entrada	R/L1, S/L2, 1/L3	mente		
Medición de la corriente de	U/T1, V/T2, W/T3	Corriente AC/DC		
salida	0/11, v/12, W/13	Corrente AC/DC		

Tabla 2-1.: Resumen de las mediciones necesarias en el banco de prueba

2.2.2. Identificación de peligros

- Peligro por corto circuito: puede afectar a las personas, y lo elementos del sistema. Los variadores de velocidad están diseñados para proteger el motor contra los cortos, sin embargo, es necesario proteger el variador, la alimentación y los demás elementos que vayan a ser usados para el mando del sistema.
- Peligro por sobrecarga: puede afectar a las personas, y lo elementos del sistema. Los variadores de velocidad están diseñados para proteger el motor contra los sobrecargas, sin embargo, es necesario proteger el variador, la alimentación y los demás elementos que vayan a ser usados para el mando del sistema

Peligro por contacto con alta tensión: puede afectar a las personas, es necesario que las conexiones sea seguras y que el usuario no tenga acceso a estas. Sin embargo, cuando no sea posible, se debe advertir al usuario con señalización y aclarar el nivel de preparación para manejar el sistema de forma segura.

2.2.3. Diagrama de diseño conceptual

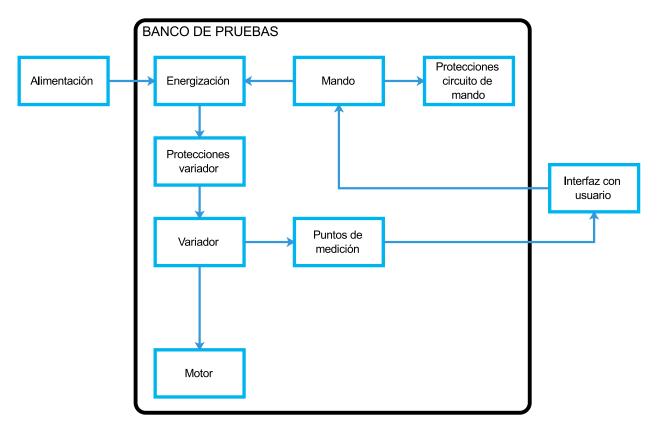


Figura 2-2.: Diagrama de diseño conceptual

La figura **2-2** muestra las relaciones entre los elementos del banco de pruebas. Algunos de esos elementos se explican a continuación:

- Alimentación: 440 V AC trifásico más conexión a tierra.
- Energización: La energización del sistema se hace por medio del circuito de mando con el fin de hacerlo de manera externa.
- Protecciones variador: comprende las protecciones de cortocircuito y sobrecarga.
- Mando: comprende todos los elementos del sistema encargados de la energización, alimentación del sistema de mando, interfaz con el usuario como pilotos y pulsadores y parada de emergencia.

 Protecciones circuito de mando: en general son las protecciones de los elementos de mando necesarias contra cortocircuito.

2.3. Diseño de ingeniería

Se definen los elementos físicos que componen las cajas negras definidas en el diseño conceptual y como se relacionan entre ellas, para cumplir con los requisitos del banco de pruebas. Sin embargo, no se realiza el dimensionamiento. Los planos de potencia y mando son definidos en esta etapa y se muestran en el anexo A, estos fueron revisados por D M I Ingeniería y cumplen con los requisitos del banco de pruebas.

2.3.1. Energización, mando, protecciones y conexiones

La energización del circuito de mando se realiza por medio de un interruptor manual térmico o termo-magnético. Las características de este dependen del variador que esté siendo probado. La energización del variador de velocidad se realiza mediante un contactor accionado por el usuario mediante un pulsador. El contactor consiste de una bobina de baja tensión que controla tres contactos principales para corrientes nominales altas, usualmente normalmente abiertos, además controla contactos auxiliares con una corriente nominal menor que pueden ser normalmente abiertos o cerrados [Kuphaldt, 2005].

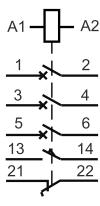


Figura 2-3.: Simbolo contactor: A1 y A2 son las terminales de la bobina; 1-2, 3-4 y 5-6 son los contactos de potencia NA; 13-14 es contactor de mando NA; 21-22 es contacto de mando NC.

El mando está constituido por todos los elementos que funcionan y hacen maniobra con corrientes menores y normalmente tensiones más pequeñas que las manejadas en la sección de potencia. En este caso el control tiene las siguientes funciones:

 Energizar y des-energizar el sistema de potencia por medio del control de un contactor en el circuito de potencia.

- Proporcionar la parada de emergencia del sistema abriendo el contactor.
- Energizar los pilotos que avisan al usuario sobre el estado del sistema.

Para esto es necesario:

- Hongo de emergencia
- Pulsadores no enclavados de diferentes colores
- Pilotos de diferentes colores
- Sistema de alimentación como fuente o transformador que genere 220 VAC.

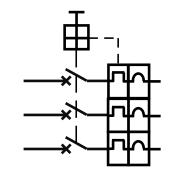
Para proteger los elementos de mando, se deben usar fusibles. Se usan portafusibles para que el cambio y medición sean sencillos y seguros. La protección del variador de velocidad puede ser cumplida de dos formas:

- Guardamator: son interruptores termomagnéticos diseñados especialmente para proteger motores, puede ser configurado en un rango determinado de corriente, lo que lo hace versátil para proteger diferentes variadores de velocidad. Los interruptores termomagnéticos brindan seguridad contra sobrecargas y corto-circuitos. El disparador térmico consiste en un bimetálico que al dilatarse con la temperatura acciona el interruptor, actúa con sobrecorrientes moderadas superiores a la corriente nominal, y protege contra las sobrecargas. La protección magnética es un electroimán que actúa sobre corto-circuitos accionando un interruptor [Martín, 2012].
- Interruptor térmico y fusibles rápidos: Al igual que el guardamotor, el interruptor térmico brinda protección contra sobrecorrientes y los fusibles rápidos actúan como protección contra corto-circuito.

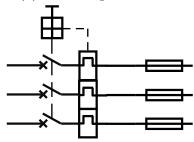
La parada de emergencia es un elemento de protección para el usuario. Esta quita la energía del variador, por lo que estará controlando el contactor de energización. Estos dispositivos, son interruptores que al ser activados se bloquean mecánicamente y tiene un contacto normalmente cerrado, para desactivarlos el usuario debe realizar una acción voluntaria.

Para facilitar la conexión de todos los elementos, es necesario usar bornes de acuerdo a las potencias manejadas. Estos permiten hacer las conexiones de manera rápida y segura, ya que están diseñados para que el usuario no tenga contacto con partes metálicas de conexión. Las conexiones se hacen mediante resortes o tornillos.

Los puntos de medición críticos son la corriente de salida del variador y el voltaje de la junta DC. La corriente puede ser medida sobre los cables dentro del cofre de manera segura. La medición del voltaje de la junta DC se hará sobre un divisor de tensión hecho sobre una



(a) Símbolo guardamotor



(b) Símbolo interruptor magnético y fusibles

Figura 2-4.: Símbolos de las protecciones del variador

baquela atornillada a una plataforma de plástica hecha para montar sobre riel DIN 35 mm; los caimanes del sistema de medición son conectados a tornillos ubicados en la baquela. Para facilidad de montaje, los elementos del sistema, en la medida de lo posible, deben ser seleccionados para montar sobre riel DIN 35 mm. Esto permite intercambiar elementos de diferentes fabricantes sobre el mismo montaje sin necesidad de hacer modificaciones.

En el diseño de detalle se seleccionan y dimensionan todos los elementos del banco de pruebas el anexo B, incluida una tabla de materiales con precios aproximados.

3. Protocolo de pruebas

3.1. Rectificador

3.1.1. Verificación de corto circuito

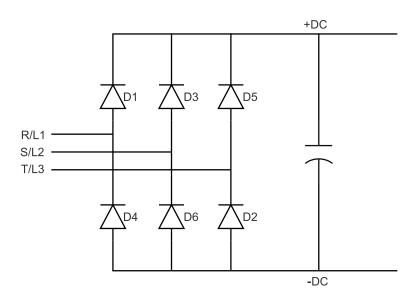


Figura 3-1.: Esquema de rectificador con puntos de medición

Consiste en la verificación de cada uno de los diodos en polarización inversa con un multímetro en modo prueba de diodos. Las mediciones se realizan usando las terminales de entrada del variador R/L1, S/L2, T/L3 y las terminal positiva y negativa de la junta DC. La posición de las terminales en el variador se encuentra en el manual de usuario. El variador debe estar des-energizado y el banco de condensadores debe estar completamente descargado.

La tabla **3-1** especifica, para cada diodo de la figura **3-1**, donde deben ser ubicadas las terminales del multímetro, el valor esperado y el valor que indica corto circuito.

3.2 Junta DC

Diodo	Terminal positiva	Terminal negativa	Valor esperado	Valor fallo
D1	+DC	R/L1	OL	0 a 0.4V aprox.
D3	+DC	S/L2	OL	0 a 0.4V aprox.
D5	+DC	T/L3	OL	0 a 0.4V aprox.
D4	R/L1	-DC	OL	0 a 0.4V aprox.
D6	S/L2	-DC	OL	0 a 0.4V aprox.
D2	T/L3	-DC	OL	0 a 0.4V aprox.

Tabla 3-1.: Verificación corto circuito en rectificador

3.1.2. Verificación de circuito abierto

Consiste en la verificación de cada uno de los diodos en polarización directa con un multímetro en modo prueba de diodos. Las mediciones se realizan usando las terminales de entrada del variador R/L1, S/L2, T/L3 y las terminal positiva y negativa de la junta DC. La posición de las terminales en el variador se encuentra en el manual de usuario. El variador debe estar des-energizado y el banco de condensadores debe estar completamente descargado.

Diodo	Terminal positiva	Terminal negativa	Valor esperado	Valor fallo
D1	R/L1	+DC	0.2 a 0.8V aprox.	OL
D3	S/L2	+DC	0.2 a 0.8V aprox.	OL
D5	T/L3	+DC	0.2 a 0.8V aprox.	OL
D4	-DC	R/L1	0.2 a 0.8V aprox.	OL
D6	-DC	S/L2	0.2 a 0.8V aprox.	OL
D2	-DC	T/L3	0.2 a 0.8V aprox.	OL

Tabla 3-2.: Verificación circuito abierto en rectificador

La tabla **3-2** especifica, para cada diodo de la figura **3-1**, donde deben ser ubicadas las terminales del multímetro, el valor esperado y el valor que indica circuito abierto.

3.2. Junta DC

Una prueba de descarga es una forma directa de medir la capacitancia y resistencia de descarga de la junta DC sin necesidad de acceder a ella físicamente. Consiste en medir el voltaje

DC en dos momentos diferentes mientras se des-energiza el variador. Esto con el fin de comparar los valores hallados en el tiempo y determinar el porcentaje de deterioro de la junta DC.

3.2.1. Circuito RC sin fuente

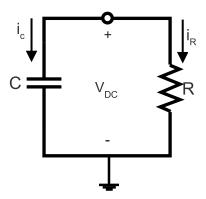


Figura 3-2.: Circuito RC

Para determinar la respuesta de la tensión en el tiempo del circuito de la figura **3-2** se supone el capacitor cargado en el tiempo t=0 y el voltaje $v(0) = V_0$ [Alexander and Sadiku, 2013]. La ecuación del nodo superior en la figura **3-2** es:

$$i_C + i_R = 0$$

Se reemplaza por la definición de la corriente en el capacitor $i_C = C \frac{dv}{dt}$ y en la resistencia de descarga $i_R = v/R$:

$$C\frac{dv}{dt} + \frac{v}{R}$$
$$\frac{dv}{dt} + \frac{v}{RC}$$

Se resuelve la ecuación diferencial de primer orden, reordenando la ecuación anterior e integrando ambos miembros:

$$\frac{dv}{v} = -\frac{1}{RC}dt$$

$$\ln v = -\frac{t}{RC} + \ln A$$

$$\ln \frac{v}{A} = -\frac{t}{RC}$$

$$v(t) = Ae^{-t/RC}$$

Teniendo en cuenta la condición inicial de carga del capacitor $v(o) = A = V_0$:

$$v(t) = V_0 e^{-t/RC} \tag{3-1}$$

3.2 Junta DC

3.2.2. Prueba de descarga

El objetivo es medir el deterioro de la capacitancia de la junta DC en el tiempo, que se da por el uso del variador. Para realizar esta prueba se necesita un dispositivo que permita medir el voltaje DC desde las terminales +DC y - DC y almacenar lo valores para ser analizados en un computador. El variador debe estar energizado para iniciar la prueba y ser des-energizado para medir el voltaje mientras se descargan los condensadores.

Se toman dos valores de tensión en momentos diferentes: v_{to} y v_{t_1} . El voltaje en la junta DC antes de des-energizar el variador en el tiempo t = 0 es v_{to} y v_{t_1} es el voltaje tomado después de des-energizar el variador, mientras la junta DC se descarga, reemplazando en la ecuación 3-1:

$$v_{t_1} = v_{to}e^{-t_1/RC}$$

$$\frac{v_{t_1}}{v_{to}} = e^{-t_1/RC}$$

$$\ln\left(\frac{v_{t_1}}{v_{to}}\right) = -\frac{t_1}{RC}$$

$$RC = -\frac{t_1}{\ln\left(\frac{v_{t_1}}{v_{to}}\right)}$$
(3-2)

Si se realiza la prueba antes de que el variador entre en servicio se tiene el valor de RC_0 donde R es la resistencia de descarga y C_0 es la capacitancia inicial. Al realizar la prueba después de que el variador ha estado en servicio, se tiene el valor RC_i donde R sigue siendo la resistencia de descarga y C_i es la nueva capacitancia después de la degradación normal dada por el tiempo. Se puede entonces, calcular el porcentaje de degradación:

$$\%_{degrad} = 100 * \left(1 - \frac{RC_i}{RC_0}\right)$$

Dado que la resistencia de descarga es la misma:

$$\%_{degrad} = 100 * \left(1 - \frac{C_i}{C_0}\right)$$

La recomendación según fábrica para los variadores *Invertek* es cambiar el variadores si la junta DC se ha degradado un **20**%. Para diferentes fabricantes se debe solicitar el porcentaje recomendado.

3.3. Inversor

3.3.1. Verificación de corto circuito

Consiste en la verificación de cada uno de los diodos de marcha libre, en paralelo a los IGBT, en polarización inversa con un multímetro en modo prueba de diodos. Las mediciones se realizan usando las terminales de salida del variador U/T1, V/T2, W/T3 y las terminal positiva y negativa de la junta DC. La posición de las terminales en el variador se encuentra en el manual de usuario. El variador debe estar des-energizado y el banco de condensadores debe estar completamente descargado.

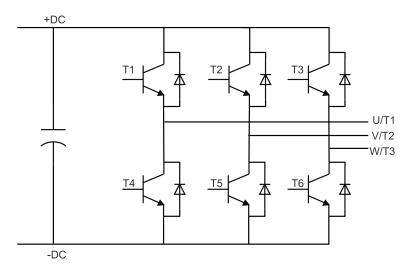


Figura 3-3.: Esquema de inversor con puntos de medición

IGBT	Terminal positiva	Terminal negativa	Valor esperado	Valor fallo
T1	+DC	U/T1	OL	0 a 0.4V aprox.
T2	+DC	V/T2	OL	0 a 0.4V aprox.
Т3	+DC	W/T3	OL	0 a 0.4V aprox.
T4	U/T1	-DC	OL	0 a 0.4V aprox.
Т5	V/T2	-DC	OL	0 a 0.4V aprox.
Т6	W/T3	-DC	OL	0 a 0.4V aprox.

Tabla 3-3.: Verificación corto circuito en inversor

La tabla **3-3** especifica, para cada IGBT de la figura **3-3**, donde deben ser ubicadas las terminales del multímetro, el valor esperado y el valor que indica corto circuito.

3.3 Inversor

3.3.2. Verificación de circuito abierto

Consiste en el análisis de las tres corrientes de salida del variador con motor conectado durante un periodo. Se debe usar un dispositivo que permita medir la señal AC y DC de las tres corrientes de salida del variador y almacenar los datos durante al menos un periodo de funcionamiento a baja velocidad.

Según el teorema de muestreo [Oppenheim and Willsky, 1997], para que las muestras de una señal continua especifiquen unívocamente la señal, la frecuencia de muestreo debe se al menos el doble que la frecuencia de la señal periódica. Por lo tanto el equipo que se use para el muestreo debe tener una frecuencia de muestreo de al menos el doble que la frecuencia de referencia en el variador.

3.3.2.1. Método normalizado de corriente DC para detección y aislamiento

El valor de la corriente DC del motor conectado al variador de velocidad es usado como información de diagnóstico para la falla de circuito abierto en los IGBT. Sin embargo, el componente directo de la corriente puede no ser fiable bajo diferentes circunstancias como transitorios rápidos y su valor depende de las características de la carga. Una solución fue propuesta por [Abramik et al., 2003], consiste en normalizar el valor DC de la corriente usando su componente fundamental.

La variable de diagnóstico D_p , evaluada en un periodo, es definida como:

$$D_p = \frac{\langle i_p \rangle}{I_{1p}} \tag{3-3}$$

Donde:

- $\langle i_p \rangle$ es el valor medio de la corriente.
- el subíndice p denota cada una de las fases A, B y C.
- I_{1p} es el valor absoluto del componente fundamental.

3.3.2.1.1. Detección Se compara el valor absoluto de la variable de diagnóstico D_p con un valor umbral. Este valor ha sido reportado como universal y obtenido experimentalmente [Rothenhagen and Fuchs, 2004]:

$$d_{2p} = \begin{cases} 1, & \text{si } |D_p| > 0.45\\ 0, & \text{si } |D_p| \le 0.45 \end{cases}$$
 (3-4)

En la figura **3-4** se muestra el comportamiento de las corrientes de salida del variador sin fallo (c), con fallo en el IGBT 3 y en el IGBT 6, que están en la misma rama del inversor:

- El nivel DC de las corrientes en comportamiento normal es aproximadamente 0 y por lo tanto d_{2A} , d_{2B} , d_{2C} son también aproximadamente 0.
- Según [Abramik et al., 2003], el componente fundamental de la fase en fallo aumenta, y esto es compensado por la disminución del componente fundamental de las otras dos fases. Por lo tanto la variable D_p en la fase en fallo tiene un valor $\langle i_p \rangle$ mayor dividido por un valor menor de I_{1p} en comparación con las otras dos fases.
- Cuando el IGBT 3 está en circuito abierto, el semi-ciclo negativo de la corriente I_C no existe, y por lo tanto el nivel DC aumenta considerablemente hacia el semiplano positivo. Por otro lado, la corriente de las otras dos fases tienen un corrimiento contrario, en este caso positivo pero menor que la fase con el IGBT en circuito abierto.
- Cuando el IGBT 6 está en circuito abierto, el semi-ciclo negativo de la corriente I_C no existe, y por lo tanto el nivel DC aumenta considerablemente hacia el semiplano positivo. Por otro lado, la corriente de las otras dos fases tienen un corrimiento contrario, en este caso negativo pero menor que la fase con el IGBT en circuito abierto.
- La variable d_{2p} muestra que existe un IGBT en circuito abierto en la rama del inversor de la corriente I_C , pero no es posible identificar el IGBT.

3.3.2.1.2. Aislamiento Con signo del nivel DC de la corriente se realiza la identificación:

$$d_{1p} = \begin{cases} 1, & \text{si } D_p > 0 \\ 0, & \text{si } D_p \le 0 \end{cases}$$
 (3-5)

En la figura **3-4**, el sentido en el que aumenta, semiplano positivo o negativo, indica cual es el IGBT que está en falla.

La identificación y aislamiento de la falla se puede realizar comparando los valores obtenidos de d_{1p} y d_{2p} con la tabla **3-4**.

IGBT en fallo	d_{1A}	d_{1B}	d_{1C}	d_{2A}	d_{2B}	$ m d_{2C}$
T1	0	1	1	1	0	0
T2	1	0	1	0	1	0
Т3	1	1	0	0	0	1
T4	1	0	0	1	0	0
Т5	0	1	0	0	1	0
Т6	0	0	1	0	0	1

Tabla 3-4.: Identificación y aislamiento de fallo de circuito abierto en inversor

3.3 Inversor

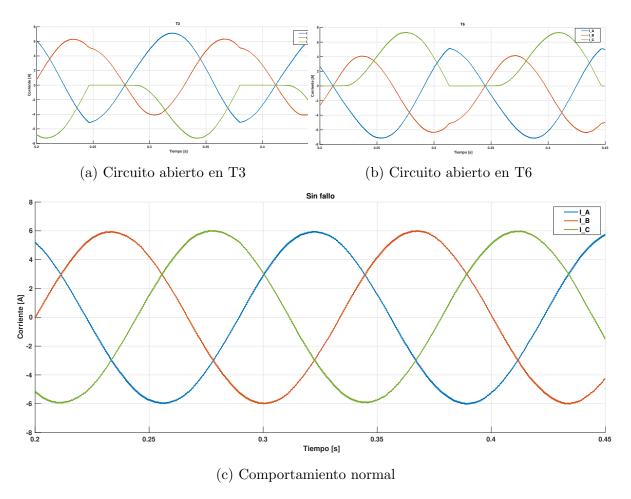


Figura 3-4.: Comportamiento simulado de las corrientes de salida del variador (a) con fallo de circuito abierto en T3, (b) con fallo de circuito abierto en T6, (c) sin fallo

3.3.2.2. Método del vector de Park para detección y aislamiento

La transformada de Park convierte los componentes trifásicos abc a un sistema de referencia rotativo $dq\theta$, el objetivo es convertir las variables senoidales a valores constantes [Alepuz Menéndez, 2004]. El vector de Park puede ser expresado como función del promedio de las corrientes que salen de variador [Mendes and Cardoso, 1999]:

$$I_{s_{av}} = I_{d_{av}} + jI_{q_{av}} = |Is| \angle \theta_s$$

Donde

$$I_{dav} = \frac{\sqrt{2}}{\sqrt{3}} I_{Aav} - \frac{1}{\sqrt{6}} I_{Bav} - \frac{1}{\sqrt{6}} I_{Cav}$$
$$I_{qav} = \frac{1}{\sqrt{2}} I_{Bav} - \frac{1}{\sqrt{2}} I_{Cav}$$

La detección de la falla de acuerdo a [Mendes and Cardoso, 1999] se hace con la magnitud del vector de Park: una falla ocurre cuando es diferente de cero y mayor que un valor dado,

sin embargo, este umbral depende de la carga.

El aislamiento de la falla se realiza comparando el argumento del vector con los intervalos de la tabla **3-5**.

IGBT en fallo	Argumento (grados)
T1	$150 < \theta_s \le 210$
T2	$270 < \theta_s \le 330$
Т3	$30 < \theta_s \le 90$
T4	$330 < \theta_s \le 30$
Т5	$90 < \theta_s \le 150$
Т6	$210 < \theta_s \le 270$

Tabla 3-5.: Aislamiento de falla de circuito abierto en inversor con el vector de Park [Mendes and Cardoso, 1999]

Además la trayectoria del vector de Park calculado punto a punto, tiene un patrón característico que depende del transistor en falla. Si no existe la falla, es un circulo centrado en el origen, las trayectorias se muestran en la figura **3-5**.

3.3.2.3. Implementación en Matlab

3.3.2.3.1. Representación de Fourier Para calcular el componente fundamental, se usa la representación trigonométrica de Fourier [Hsu, 2011]:

$$x(t) = \frac{a_0}{2} + \sum_{k=1}^{\infty} a_k \cos(kw_0 t) + b_k \sin(kw_0 t) \qquad w_0 = \frac{2\pi}{T_0}$$
 (3-6)

Dónde T_0 es el periodo fundamental, a_k y b_k son los coeficientes de Fourier dados por:

$$a_k = \frac{2}{T_0} \int_{T_0} x(t) \cos(kw_0 t) dt \tag{3-7}$$

$$b_k = \frac{2}{T_0} \int_{T_0} x(t) \sin(kw_0 t) dt \tag{3-8}$$

El armónico k es definido como:

$$a_k - ib_k$$

Y su valor absoluto es:

$$\sqrt{a_k^2 + b_k^2} \tag{3-9}$$

3.3 Inversor

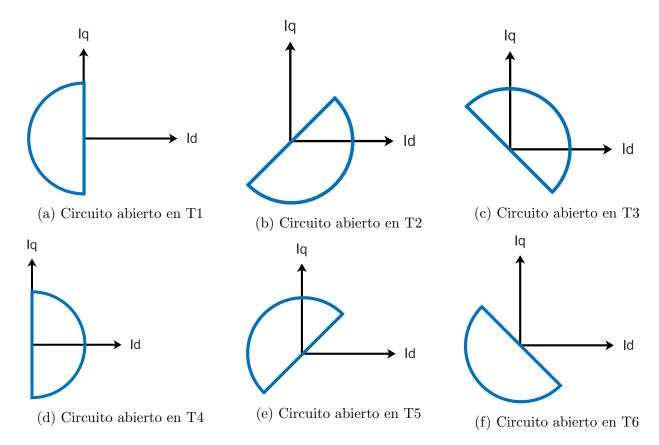


Figura 3-5.: Trayectoria del vector de park con fallo de circuito abierto en (a) T1, (b) T2, (c) T3, (d) T4, (e) T5, (f) T6

El periodo fundamental de una señal periódica x[n] es el menor entero positivo que:

$$x[n+N]=x[n]$$

Por lo tanto, las ecuaciones (3-7) y (3-8) para una señal discreta de periodo fundamental N son:

$$a_k = \frac{2}{N} \sum_{n=1}^{N} x[n] cos(kw_0 n) \qquad w_0 = \frac{2\pi}{N}$$
 (3-10)

$$b_k = \frac{2}{N} \sum_{n=1}^{N} x[n] \sin(kw_0 n)$$
 (3-11)

El valor absoluto del componente fundamental se calcula aplicando la ecuación 3-9 usando los coeficientes de las ecuaciones 3-10 y 3-11 cuando k = 1:

$$a_1 = \frac{2}{N} \sum_{n=1}^{N} x[n] \cos\left(\frac{2\pi}{N}n\right)$$
(3-12)

$$b_1 = \frac{2}{N} \sum_{n=1}^{N} x[n] \sin\left(\frac{2\pi}{N}n\right)$$
(3-13)

3.3.2.3.2. FFT en Matlab La función *fft* en Matlab calcula de transformada discreta de Fourier (DFT) usando el algoritmo de la transformada rápida de Fourier (FFT):

$$y = fft(x)$$

$$y_k = \sum_{n=1}^{N} x[n]e^{-2\pi i nk/N}$$
(3-14)

Usando la formula de Euler:

$$y_k = \sum_{n=1}^{N} x[n] \left[\cos \left(\frac{2\pi}{N} nk \right) - i \sin \left(\frac{2\pi}{N} nk \right) \right]$$
 (3-15)

Multiplicando la ecuación (3-15) por $\frac{2}{N}$:

$$y_k = \frac{2}{N} \sum_{n=1}^{N} x[n] \cos\left(\frac{2\pi}{N}nk\right) - i\frac{2}{N} \sum_{n=1}^{N} x(n) \sin\left(\frac{2\pi}{N}nk\right)$$
(3-16)

El primer componente donde (k = 1) es:

$$y_1 = \frac{2}{N} \sum_{n=1}^{N} x[n] \cos\left(\frac{2\pi}{N}n\right) - i\frac{2}{N} \sum_{n=1}^{N} x(n) \sin\left(\frac{2\pi}{N}n\right)$$

Reemplazando con las ecuaciones (3-12) y (3-13) y hallando el valor absoluto:

$$y_1 = a_1 - ib_1$$

$$|y_1| = \sqrt{a_1^2 + b_1^2}$$

Por lo tanto, la magnitud del componente fundamental de la ecuación 3-3, se calcula con el primer componente resultado de aplicar la función fft y multiplicar el resultado por $\frac{2}{N}$:

$$I_{1p} = abs\left(y_{1p}(2) * \frac{2}{N}\right)$$

3.4. Montaje experimental

La tabla **3-6** resumen las condiciones e instrumentos usados en cada una de las pruebas. La figura **3-6** es el diagrama de flujo del procedimiento general a seguir para hacer la verificación de un variador de velocidad:

- Mediciones con multímetro: corto circuito y circuito abierto en el rectificador y corto circuito en el inversor. Estas pruebas se explican en las secciones 3.1 y 3.3.1. Las mediciones tomadas se registran en un formato.
- Conexiones y selección de protecciones. Se debe seleccionar e instalar las protecciones adecuadas para el variador y motor; los valores de los sistemas de protección recomendados se encuentran en el manual de instrucciones. Al conectar el variador y el motor, se debe verificar que todos los cables estén en buen estado y que estén bien ajustados.
- Energizar y medición de voltaje de entrada. Es necesario registrar el voltaje fase a fase V_{ab} , V_{bc} y V_{ca} para conocer las condiciones de voltaje de entrada durante la prueba.
- Parametrización del variador. Se debe hacer la parametrización del variador, de acuerdo al manual de instrucciones, teniendo en cuenta lo siguiente:
 - Control V/f.
 - Parámetros del motor a usar.
 - Control por keypad.
 - Tiempo de aceleración 20s.
 - Tiempo de desaceleración 20s.
- Mediciones para prueba de circuito abierto en inversor. Programar la referencia de velocidad en 10 Hz, una vez el variador ha alcanzado la velocidad de referencia, hacer la medición de las tres corrientes de salida durante al menos tres periodos de la señal. En caso de que el variador muestre un fallo de salida, la velocidad debe ser disminuida en pasos de 2.5 Hz. Los datos deben ser analizados por el software de detección y aislamiento, el resultado y la velocidad usada deben ser registrados en el formato. La explicación de la prueba se encuentra en la sección 3.3.2
- Mediciones para prueba de descarga en Junta DC. Medir la descarga de la Junta DC durante unos segundos (al menos 3) y usar el software de cálculo para hacer el análisis de la prueba. Hacer la medición al menos tres veces y verificar que los resultados son aproximadamente iguales con el porcentaje de degradación entre el mínimo y máximo hallado para el mismo intervalo de tiempo. Se debe registrar el resultado en el formato. La explicación de la prueba se encuentra en la sección 3.2

• Registro de diagnóstico final. Se debe completar el formato del anexo D.

Prueba	Condiciones de prueba	Instrumento
Verificación de circuito abierto en rectificador y corto circuito en rectifica- dor e inversor	Variador des-energizado y Junta DC completamente descargada	Multímetro con modo de prueba de diodos
Verificación de circuito abierto en inversor	Variador controlando el motor en modo V/f a una velocidad baja dada	Sistema de registro de las tres corrientes AC/DC. Se recomienda una frecuencia mínima de muestreo de 240 Hz
Prueba de descarga Junta DC	Des-energizar el variador en el momento de tomar datos	Sistema de registro del voltaje de junta DC. Se recomienda una frecuencia mínima de muestreo de 720 Hz

Tabla 3-6.: Resumen de condiciones de prueba e instrumento de medición

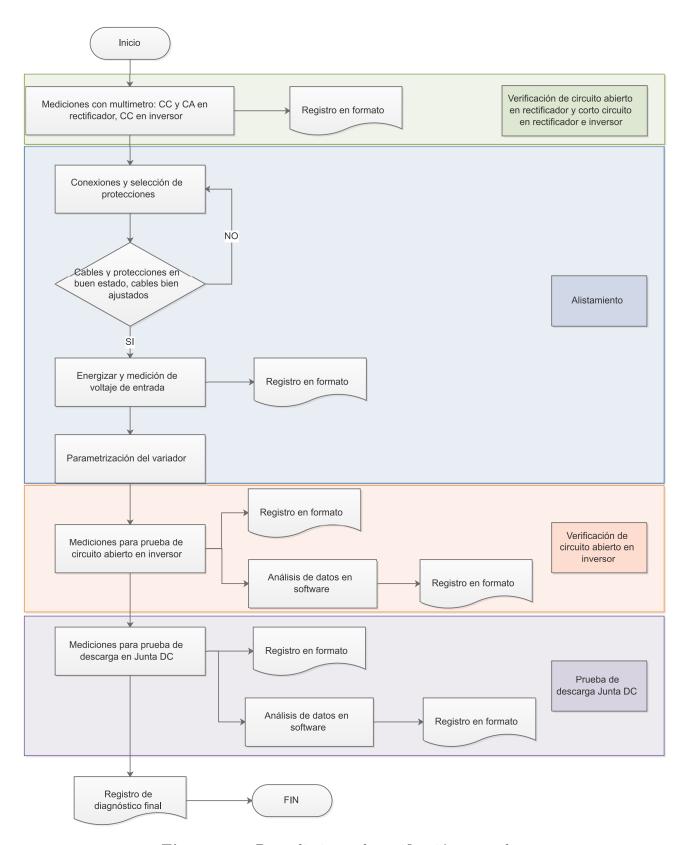


Figura 3-6.: Procedimiento de verificación general

4.1. Rectificador

La tabla **4-1** muestra las medidas tomadas de verificación de circuito abierto para tres variadores (1, 2 y 3) de la misma marca de diferentes potencias (7.5hp, 5 hp y 10 hp respectivamente). Las medidas 1 y 2 fueron tomadas en un día y las medidas 3 y 4 fueron tomadas otro día. Las mediciones fueron hechas con el mismo multímetro en modo de prueba de diodos.

Diodo	Var.	Terminal positiva	Terminal negativa	Medida 1	Medida 2	Medida 3	Medida 4
D1	1	L1	+DC	0.499	0.499	0.499	0.499
D3	1	L2	+DC	0.5	0.5	0.5	0.5
D5	1	L3	+DC	0.5	0.5	0.499	0.499
D4	1	-DC	L1	0.495	0.495	0.495	0.495
D6	1	-DC	L2	0.495	0.495	0.495	0.494
D2	1	-DC	L3	0.495	0.495	0.495	0.495
D1	2	L1	+DC	0.501	0.501	0.5	0.5
D3	2	L2	+DC	0.5	0.5	0.499	0.499
D5	2	L3	+DC	0.501	0.501	0.5	0.5
D4	2	-DC	L1	0.501	0.501	0.5	0.5
D6	2	-DC	L2	0.499	0.499	0.499	0.499
D2	2	-DC	L3	0.501	0.501	0.5	0.5
D1	3	L1	+DC	0.493	0.493	0.492	0.492
D3	3	L2	+DC	0.492	0.492	0.491	0.491
D5	3	L3	+DC	0.490	0.491	0.49	0.49
D4	3	-DC	L1	0.496	0.496	0.496	0.496
D6	3	-DC	L2	0.498	0.498	0.497	0.498
D2	3	-DC	L3	0.499	0.499	0.498	0.499

Tabla 4-1.: Medidas de verificación circuito abierto en rectificador. Las potencias de los variadores 1, 2 y 3 son respectivamente 7.5 hp, 5 hp, 10 hp.

4.1 Rectificador 43

La varianza entre las mediciones del mismo diodo es aproximadamente cero, y todas ellas están en el rango especificado en la tabla 3-2, entre 0.2 y 0.8 V.

La tabla **4-2** muestra las medidas tomadas de verificación de corto circuito para tres variadores (1, 2 y 3) de la misma marca de diferentes potencias (7.5hp, 5 hp y 10 hp respectivamente). Las medidas 1 y 2 fueron tomadas en un día y las medidas 3 y 4 fueron tomadas otro día. Las mediciones fueron hechas con el mismo multímetro en modo de prueba de diodos.

Todas las mediciones dieron el valor esperado especificado en la tabla 3-1.

Diodo	Var.	Terminal positiva	Terminal negativa	Medida 1	Medida 2	Medida 3	Medida 4
D1	1	+DC	L1	OL	OL	OL	OL
D3	1	+DC	L2	OL	OL	OL	OL
D5	1	+DC	L3	OL	OL	OL	OL
D4	1	L1	-DC	OL	OL	OL	OL
D6	1	L2	-DC	OL	OL	OL	OL
D2	1	L3	-DC	OL	OL	OL	OL
D1	2	+DC	L1	OL	OL	OL	OL
D3	2	+DC	L2	OL	OL	OL	OL
D5	2	+DC	L3	OL	OL	OL	OL
D4	2	L1	-DC	OL	OL	OL	OL
D6	2	L2	-DC	OL	OL	OL	OL
D2	2	L3	-DC	OL	OL	OL	OL
D1	3	+DC	L1	OL	OL	OL	OL
D3	3	+DC	L2	OL	OL	OL	OL
D5	3	+DC	L3	OL	OL	OL	OL
D4	3	L1	-DC	OL	OL	OL	OL
D6	3	L2	-DC	OL	OL	OL	OL
D2	3	L3	-DC	OL	OL	OL	OL

Tabla 4-2.: Medidas de verificación corto circuito en rectificador

4.2. Junta DC

Se realizó la simulación de la prueba de descarga DC, degradando la capacitancia el 20 %. La figura **4-1** muestra el comportamiento de la descarga de la junta DC sin degradación (curva azul) y con degradación(curva roja).

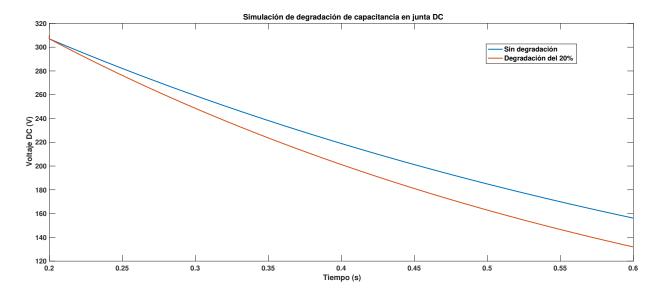


Figura 4-1.: Curvas del comportamiento simulado de la descarga en la junta DC sin degradación (azul) y con degradación del 20 % (rojo)

El cálculo de la constante RC para las dos curvas se realizó con dos métodos diferentes usando Matlab:

• Con dos puntos sobre la curva, se aplicó la ecuación 3-2:

$$RC = -\frac{t_1}{\ln\left(\frac{v_{t_1}}{v_{to}}\right)}$$

• Con la función *polyfit* de Matlab, se ajustó la curva al comportamiento conocido del voltaje durante la descarga:

$$y = ce^{ax}$$
 $p = polyfit(x, log(y), 1)$

Donde:

• y = V, es el vector de voltaje desde t_0 hasta t_1 , el tamaño del vector es igual al número de muestras tomadas en este ΔT , los datos experimentales fueron adquiridos con una frecuencia de muestreo de 20,000 muestras por segundo.

4.2 Junta DC 45

- $c = v_{t0}$, es el voltaje en t_0
- \bullet a = -1/RC
- x = t, es el vector de tiempo de t_0 hasta t_1
- Por lo tanto se calcula con la siguiente expresión:

$$V = v_{t0}e^{-t/RC}$$
 $p = polyfit(t, log(V), 1)$

El resultado p es el logaritmo natural de v_{t0} y la constante 1/RC.

La constante RC calculada con los dos métodos es la misma: 0.59 sin degradación, 0.47 con degradación; y la degradación calculada es 20 %, igual al valor esperado.

Sin embargo, es necesario evaluar qué método presenta una menor variación en el cálculo de la constante RC con datos tomados en el laboratorio, porque el método de dos puntos puede ser muy útil para hacer cálculos en campo o cuando no se tiene una herramienta computacional que realice el ajuste de la curva, sin embargo, puede variar considerablemente en condiciones reales.

Se tomaron datos de dos variadores de velocidad, de la misma marca, de potencias 5HP y 10 HP; las pruebas de cada variador se hicieron seguidas, es decir, sin porcentaje de degradación. Para hacer la prueba, el equipo de medición se conecta a las terminales del variador (+DC,-DC), se energiza el variador de velocidad con el voltaje nominal trifásico 440V 60 Hz en las terminales de entrada. Una vez el voltaje en la junta DC es 622 VDC, se des-energiza el variador cortando el flujo de energía hacia las terminales de entrada.

Para el variador de 5Hp se realizaron 6 pruebas, de cada una de estas se obtuvo un conjunto de datos con los que se siguió el siguiente procedimiento:

- Se escogió un punto, aproximadamente en el inicio de la prueba, cuando se des-energizó el variador.
- Se realizó el cálculo de la constante RC y RC2 para cada ΔT . RC corresponde al método de dos puntos sobre la curva, aplicando la ecuación 3-2. RC2 corresponde al método de ajuste de la curva de acuerdo al comportamiento conocido del voltaje. El número de muestras para cada cálculo, se puede inferir de la frecuencia de muestreo usada: 20,000 muestras por segundo, por ejemplo, para ΔT 0.5s el número de puntos tomado es 10.000, y para ΔT 2s el número de puntos tomados es 40.000.
- Se tabularon los datos obtenidos para ΔT entre 0.5 y 2 segundos, con pasos de 0,1 s.

• Para cada ΔT tabulado, se escogió el máximo y el mínimo valor de RC y RC2. Y se calculó el porcentaje de la diferencia respecto al mínimo, o porcentaje de variación, que es equivalente a la formula de cálculo de degradación en valor absoluto:

$$100 * \left(\frac{|RC_{max} - RC_{min}|}{RC_{min}}\right)$$
$$100 * \left(\frac{|RC2_{max} - RC2_{min}|}{RC2_{min}}\right)$$

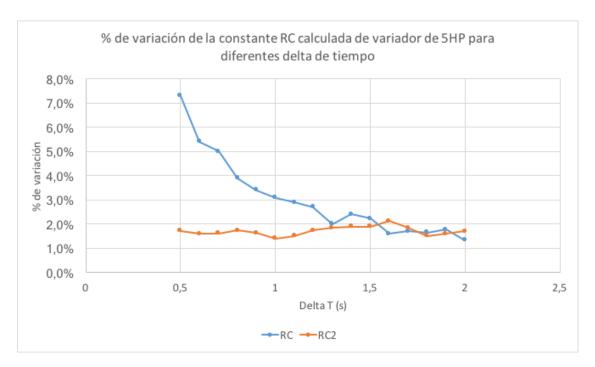


Figura 4-2.: Porcentaje de variación del cálculo de RC y RC2 con 6 conjuntos de datos, para variador de 5 HP, con diferentes delta de tiempo

Para el variador de 10Hp se realizaron 4 pruebas, de cada una de estas se obtuvo un conjunto de datos con los que se siguió el siguiente procedimiento:

- Se escogió un punto, aproximadamente en el inicio de la prueba, cuando se des-energizó el variador.
- Se realizó el cálculo de la constante RC y RC2 para cada ΔT de la misma manera que con los conjuntos de datos del variador de 5Hp.
- ullet Se tabularon los datos obtenidos para ΔT entre 0.3 y 2 segundos, con pasos de 0,1 s.
- Para cada ΔT tabulado, se escogió el máximo y el mínimo valor de RC y RC2. Y se calculó el porcentaje de la diferencia respecto al mínimo, al igual que con el variador de 5 HP.

4.2 Junta DC

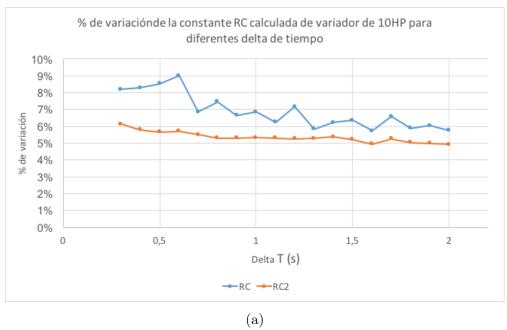
ΔT	RC	RC2
0,5	7,3 %	1,7%
0,6	5,4 %	1,6%
0,7	5,0 %	1,6%
0,8	3,9 %	1,7%
0,9	3,4 %	1,6%
1	3,1 %	1,4%
1,1	2,9 %	1,5%
1,2	2,7 %	1,7%
1,3	2,0 %	1,8 %
1,4	2,4 %	1,9 %
1,5	2,2 %	1,9 %
1,6	1,6 %	2,1 %
1,7	1,7 %	1,8 %
1,8	1,6%	1,5%
1,9	1,8 %	1,6%
2	1,3%	1,7%

Tabla 4-3.: Porcentaje de variación de la constante calculada con 6 conjuntos de datos para diferentes delta de tiempo, con el variador de 5 HP (ver datos tabulados en tabla G-1)

El comportamiento del porcentaje de variación calculado para cada ΔT , con los datos obtenidos del variador de 5HP y de 10 HP, se muestra en las tablas **4-3** y **4-4** respectivamente; y en las figuras **4-2** y **4-3** respectivamente.

El porcentaje de variación, puede interpretarse como el error en el cálculo del porcentaje de degradación, introducido por el método del cálculo de la constante RC. Para las pruebas 1 a 6 (variador de 5 HP) presenta el siguiente comportamiento:

- RC (método de calculo con dos puntos sobre la curva):
 - Varía entre 7.3 % cuando ΔT es 0.5s y 1.3 % cuando ΔT es 2s.
 - Disminuye a medida que el ΔT aumenta. Eso quiere decir que entre más separados estén los puntos entre sí, hay menos variación en el cálculo de RC. En este caso, aunque no existe degradación entre los conjuntos de datos analizados, podría leerse de manera errónea que hay una degradación del 7.3 % cuando en realidad debe ser cero.
- RC2 (método de calculo con ajuste de curva):



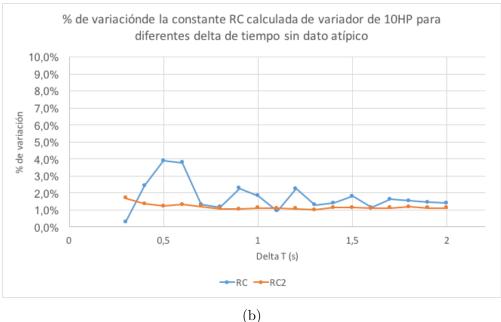


Figura 4-3.: Porcentaje de variación del cálculo de RC y RC2 con 4 conjunto de datos para variador de 10 HP, con diferentes delta de tiempo (1) con conjunto de datos atípico (a) y (b) sin conjunto de datos atípico

- Varía entre 2.1 y 1.4 %.
- Tiende a mantenerse constante sin importar el ΔT . Por lo tanto es más confiable hacer el cálculo de RC y el cálculo de la degradación en el tiempo, sin importar el ΔT , con este método.

4.2 Junta DC

CON	l conj	unto de	SIN	conju	into de
dato	s atípic	co	dato	s atípic	co
$\Delta \mathrm{T}$	RC	RC2	$\Delta \mathrm{T}$	RC	RC2
0,3	8,2 %	6,1%	0,3	0,3%	1,7 %
0,4	8,3 %	$5,\!8\%$	0,4	2,4%	$1{,}4\%$
0,5	8,5%	$5{,}6\%$	0,5	3,9%	1,2%
0,6	9,0 %	5,7%	0,6	3,8%	1,3%
0,7	6,8%	5,5%	0,7	1,3%	1,2%
0,8	7,4%	$5{,}3\%$	0,8	$1{,}2\%$	1,1%
0,9	6,6%	$5{,}3\%$	0,9	2,3%	1,1%
1	6,9%	$5{,}3\%$	1	1,8%	1,1 %
1,1	6,2%	$5{,}3\%$	1,1	0,9%	1,1%
1,2	7,2%	$5{,}3\%$	1,2	2,2%	1,1%
1,3	5,8 %	5,3%	1,3	1,3%	1,0%
1,4	6,2%	$5{,}4\%$	1,4	1,4%	1,1 %
1,5	6,4%	$5{,}2\%$	1,5	1,8%	1,1%
1,6	5,7%	$4{,}9\%$	1,6	1,1%	1,1%
1,7	6,6%	5,2%	1,7	1,6%	1,1 %
1,8	5,9%	$5{,}0\%$	1,8	1,5%	1,2%
1,9	6,0 %	5,0%	1,9	1,4%	1,1 %
2	5,8 %	4,9%	2	$1{,}4\%$	1,1 %

Tabla 4-4.: Porcentaje de variación de la constante calculada con 4 conjuntos de datos (con conjunto de datos atípico) y 3 conjuntos de datos (sin conjunto de datos atípico) para el variador de 10 HP, con diferentes delta de tiempo (ver datos tabulados en tabla G-2)

El porcentaje de variación para las pruebas 7 a 10 (variador de 10 HP) presenta el siguiente comportamiento:

- RC (método de calculo con dos puntos sobre la curva):
 - Varía entre 9.0 y 5.7 %.
 - Disminuye a medida que el ΔT aumenta.
- RC2 (método de calculo con ajuste de curva):
 - Varía entre 6.1 y 4.9 %.
 - Disminuye a medida que el ΔT aumenta.

■ El alto porcentaje de variación, se debe a un conjunto de datos atípicos tomados en la prueba 7 (ver tabla tabla 4-4). Los otros tres conjuntos de datos, son más cercanos entre sí, y el comportamiento del porcentaje de variación, solo teniendo en cuenta estos tres es:

- El porcentaje de variación de RC tiende a disminuir a medida que ΔT aumenta y varía entre 3.9 y 0.3 %. El método presenta el mismo comportamiento que en las pruebas con el variador de 5HP.
- El porcentaje de variación de RC2, al igual que en las pruebas hechas con el variador de 5HP, tiende a mantenerse constante y varía entre 1.7 y 1.0 %.

Esto quiere decir, que es preferible usar el método de ajuste de curva para calcular la constante RC, sin embargo, si se va a usar el método de los dos puntos, debe tomarse un ΔT lo suficientemente grande para que el error de cálculo sea pequeño. Por las gráficas obtenidas, podría decirse que en los dos casos a partir de aproximadamente 1.5 s, el porcentaje de variación de los dos métodos es similar. Dado el conjunto de datos atípicos en una de las pruebas, es recomendable hacer el cálculo de la constante RC varias veces, para verificar el resultado y asegurar que la variación entre estos no es alta; para poder hacer una buena comparación, es recomendable tener 3 cálculos similares entre sí.

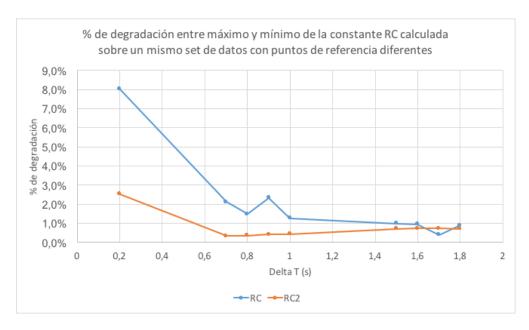


Figura 4-4.: Porcentaje de degradación calculado para diferentes ΔT , con puntos de referencia diferentes

Además se tomó un conjunto de datos al azar para verificar el comportamiento de los cálculos al variar el punto de inicio t_0 . Se varió el punto inicial desde 263 V hasta 260 V, con pasos de 1 V, se calculó RC y RC2 para diferentes ΔT . Los resultados se encuentran en la tabla

4.3 Inversor 51

G-3. El comportamiento del porcentaje de variación hallado en cada ΔT se puede ver en la figura **4-4**:

- El porcentaje de variación dado por el cambio de t_0 es más estable para ΔT mayores con los dos métodos.
- El punto de inicio de la prueba tiene incidencia en el resultado de los cálculos. Por lo que también, genera error en el cálculo de la degradación.
- Teniendo en cuenta este comportamiento, es recomendable tomar el mismo punto de partida, o tan cercano como sea posible, en todos los cálculos que se realicen a través del tiempo, y usar un ΔT tan alto como sea posible.

Aunque el ΔT y punto de inicio seleccionados, incide en el cálculo de la contante RC, el uso de cualquiera de los dos métodos puede dar una idea no exacta de la degradación del variador de una manera rápida y sencilla; por ejemplo, para hacer la prueba en campo, solo se necesita un osciloscopio y llevar registro de las condiciones en que hicieron los cálculos y la contante RC a través del tiempo.

4.3. Inversor

La tabla **4-5** muestra las medidas tomadas de verificación de corto circuito para tres variadores (1, 2 y 3) de la misma marca de diferentes potencias (7.5hp, 5 hp y 10 hp respectivamente). Las medidas 1 y 2 fueron tomadas en un día y las medidas 3 y 4 fueron tomadas otro día. Las mediciones fueron hechas con el mismo multímetro en modo de prueba de diodos. Todas las mediciones dieron el valor esperado especificado en la tabla **3-3**.

4.3.1. Verificación de circuito abierto

Para realizar la prueba se usó un variador de 7.5 HP con fallo de circuito abierto en el IGBT T6. Se usaron 4 velocidades de referencia: 2.5, 5, 7.5 y 10 Hz, y para cada una de ellas se tomaron 12 conjuntos datos con cada motor, se usaron dos motores con las mismas características: 440V, 7.62A, 5HP, 1160 RPM. Los datos fueron analizados con el método normalizado de corriente DC para detección y aislamiento de fallo de circuito abierto en el inversor.

Cada conjunto de datos, fue medido con el equipo HIOKI PW3198, analizador de calidad de energía que permite medir las tres corrientes simultáneamente; para tomar y procesar los datos se tuvo en cuenta:

Diodo	Var.	Terminal positiva	Terminal negativa	Medida 1	Medida 2	Medida 3	Medida 4
T1	1	+DC	T1	OL	OL	OL	OL
Т2	1	+DC	T2	OL	OL	OL	OL
Т3	1	+DC	Т3	OL	OL	OL	OL
T4	1	T1	-DC	OL	OL	OL	OL
T5	1	Т2	-DC	OL	OL	OL	OL
Т6	1	Т3	-DC	OL	OL	OL	OL
T1	2	+DC	T1	OL	OL	OL	OL
T2	2	+DC	T2	OL	OL	OL	OL
Т3	2	+DC	Т3	OL	OL	OL	OL
T4	2	T1	-DC	OL	OL	OL	OL
Т5	2	Т2	-DC	OL	OL	OL	OL
Т6	2	Т3	-DC	OL	OL	OL	OL
T1	3	+DC	T1	OL	OL	OL	OL
Т2	3	+DC	T2	OL	OL	OL	OL
Т3	3	+DC	Т3	OL	OL	OL	OL
T4	3	T1	-DC	OL	OL	OL	OL
T5	3	Т2	-DC	OL	OL	OL	OL
Т6	3	Т3	-DC	OL	OL	OL	OL

Tabla 4-5.: Medidas de verificación corto circuito en rectificador

- El equipo sólo almacena los datos por medio de eventos que pueden ser generados de manera externa. En este caso, se generaron con un Arduino UNO.
- El equipo guarda los datos en un formato propio, que puede ser exportado a formato csv mediante una herramienta de PC. Los exporta de forma tabular, sin embargo cada evento tiene su encabezado. Al procesar los datos, se eliminaron los encabezados.
- Los eventos pueden ser generados cada 200 ms, sin embargo, el equipo puede tardar en comenzar el almacenamiento de datos, por lo que pueden haber saltos de tiempo entre los datos almacenados, y por lo tanto perdida de datos. Dado que la velocidad más baja es 2.5 Hz, se generaron 5 eventos seguidos para asegurar al menos un periodo de la señal. El número de eventos se definió experimentalmente,
- El equipo almacena los datos inmediatamente anteriores al evento, en total almacena 266 ms. Esto genera que haya datos repetidos que pueden afectar la detección y aislamiento de fallo. Por esta razón, al procesar los datos se identificaron los datos repetidos y se almacenaron una sola vez.

4.3 Inversor 53

• El equipo almacena el tiempo en formato hh:mm:ss.sss, por esta razón hay 20 datos con el mismo valor de tiempo, se realiza el cálculo de los microsegundos teniendo en cuenta la frecuencia de muestreo: 20.000 muestras por segundo, y se modifica la columna de tiempo.

- Al procesar los datos se genera una columna adicional donde se hace un corrimiento del tiempo almacenado para comenzar en el segundo 0.
- Los datos procesados están disponibles en formato xlsx y mat.

Se efectuó la detección y aislamiento de la falla de cada uno de los conjuntos de datos tomados. Los resultados se encuentran en la tabla **H-1**, el resumen de los resultados de detección y aislamiento se encuentra en las tablas ??, **4-6**, **4-7**. La exactitud se refiere al porcentaje de casos bien identificados respecto al total, dado que en el método normalizado de la corriente DC la detección y aislamiento se realizan al mismo tiempo, el análisis de exactitud se hace para el proceso completo:

- De los 96 conjuntos de datos analizados 91 fueron verdaderos positivos, y 5 fueron falsos negativos, esto quiere decir que la exactitud del método de detección y aislamiento fue 94,8 %.
- De los 24 conjuntos de datos evaluados con la referencia 2.5 Hz, 20 fueron verdaderos positivos y 4 fueron falsos negativos, con una exactitud del 83,3 %.
- De los 24 conjuntos de datos evaluados con la referencia 5 Hz, 23 fueron detectados y aislados correctamente (verdadero positivo), 1 fue falso negativo, con una exactitud del 95,8 %.
- De los 24 conjuntos de datos evaluados con la referencia 7.5 Hz, 24 fueron detectados y aislados correctamente.
- De los 24 conjuntos de datos evaluados con la referencia 10 Hz, 24 fueron detectados y aislados correctamente.
- De acuerdo a [Lu and Sharma, 2009], la efectividad de este método es pobre con corrientes bajas, lo que puede explicar por qué tuvo menor exactitud con las referencias de velocidad 2.5 Hz y 5 Hz. La tabla 4-8, muestra las variables de detección y aislamiento calculadas para los 5 casos mal detectados y aislados: para que la falla de circuito abierto en T6 sea bien detectada y aislada, las variables D_A y D_B deben ser negativas y su valor absoluto menor a 0.45, D_C debe ser positiva y mayor a 0.45, como se ve en la tabla 4-8, las variable D_A y D_B de los casos mal identificados son negativas pero no son menores al umbral definido en el estado de arte como 0.45. Para evitar estos falsos negativos, el método normalizado modificado [Rothenhagen and Fuchs, 2004], realiza la detección y aislamiento tomando en cuenta únicamente la variable $|D_p|$ mayor, con

esta, calcula las variables $|d_{1p}|$ y $|d_{2p}|$ y compara el resultado sin tener en cuenta las otras fases con la tabla **4-9**. En el caso de los 5 falsos negativos, la variable $|D_A|$ es mayor, y las variables $|d_{1A}|$ y $|d_{2A}|$ coinciden con los valores de la tabla **4-9**, por lo tanto haría la detección y el aislamiento correctamente.

Detección y aislamiento								
Resultado Real	Sin fallo	Fallo en T6						
Sin fallo	0	0						
Fallo en T6	5 91							
Exactitud	9.	4,8 %						

Tabla 4-6.: Matriz de confusión de detección y aislamiento de fallo

Detección y	aislamiento	2.5 Hz	Detección 5 Hz		
Result.	Sin fallo	Fallo en T6	Result.	Sin fallo	Fallo en T6
Sin fallo	0	0	Sin fallo	0	0
Fallo en T6	4	20	Fallo en T6	1	23
Exactitud	83,3 %		Exactitud	9	5,8 %
Detección y	aislamiento	7.5 Hz	Detección y	aislamient	o 10 Hz
Result.	Sin fallo	Fallo en T6	Result.	Sin fallo	Fallo en T6
Sin fallo	0	0	Sin fallo	0	0
Fallo en T6	0	24	Fallo en T6	0	24
Exactitud	1	00 %	Exactitud 100 %		00 %

Tabla 4-7.: Matriz de confusión de detección y aislmaiento de fallo para cada velocidad de referencia

En la figura **4-5** se muestran las corrientes de 4 sets de datos, para el mismo motor a diferentes referencias de velocidad. En la figura **4-6** se muestra la transformada de Park para cada uno de los motores a diferentes referencias de velocidad, esta corresponde a la falla de circuito abierto en T6 de la figura **3-5**.

El valor de la frecuencia calculado para cada conjunto de datos por medio de la corriente se muestra en la figura 4-7. El comportamiento para las frecuencias 5, 7.5 y 10 Hz es constante

4.3 Inversor 55

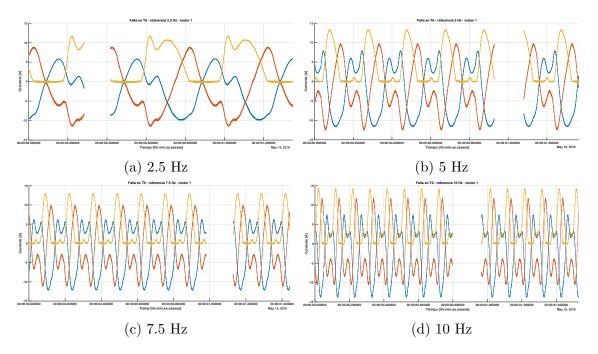


Figura 4-5.: Corrientes de salida (I_A (azul), I_B (rojo), I_C (amarillo)) a diferentes referencias de velocidad

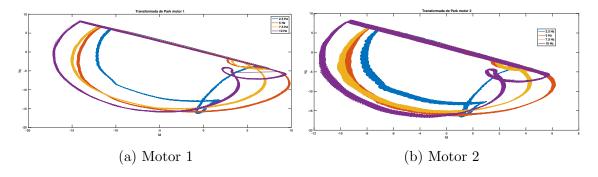


Figura 4-6.: Transformada de Park para cada motor a diferentes referencias de velocidad

Ref.	D_{A}	D_{B}	D_{C}	d_{1A}	d_{1B}	$ m d_{1C}$	d_{2A}	d_{2B}	d_{2C}	Motor
2,5	-0,68	-0,36	1,23	0	0	1	1	0	1	M1
2,5	-0,96	-0,34	1,33	0	0	1	1	0	1	M2
2,5	-0,95	-0,47	1	0	0	1	1	1	1	M2
2,5	-0,77	-0,87	1,18	0	0	1	1	1	1	M2
5	-0,11	-0,78	0,81	0	0	1	0	1	1	M2

Tabla 4-8.: Variables de detección y aislamiento de los falsos negativos, calculadas con el método normalizado de la corriente DC. Las celdas en rojo son los valores que están fuera de los parámetros de detección y aislamiento: para que la identificación y el aislamiento de la falla de circuito abierto en T6 sea bien identificada, D_A y D_B deben ser negativas y su valor absoluto menor a 0.45, D_C debe ser positiva y mayor a 0.45.

IGBT en fallo	d_{1A}	d_{1B}	$ m d_{1C}$	d_{2A}	d_{2B}	d_{2C}
T1	0			1		
T2		0			1	
Т3			0			1
T4	1			1		
T5		1			1	
Т6			1			1

Tabla 4-9.: Detección y aislamiento de fallo de circuito abierto en inversor con el método normalizado de la corriente DC modificado

y aproximado al valor de referencia, sin embargo, para $2.5~{\rm Hz}$ el valor fluctúa sobre el valor de referencia, con error máximo del 36~%.

4.4. Protocolo

El "Formato de verificación de hardware de variador de velocidad" es una guía del paso a paso que se debe seguir para realizar la verificación del hardware y además permite registrar la información relevante de la prueba. Se encuentra en el anexo D.

Es importante en cada prueba recopilar información que pueda ser útil en un futuro y que den una idea de las condiciones en las que se realizó: quien realiza la prueba, fecha, información relevante del variador (marca, referencia, potencia nominal, ubicación, edad,

4.4 Protocolo 57

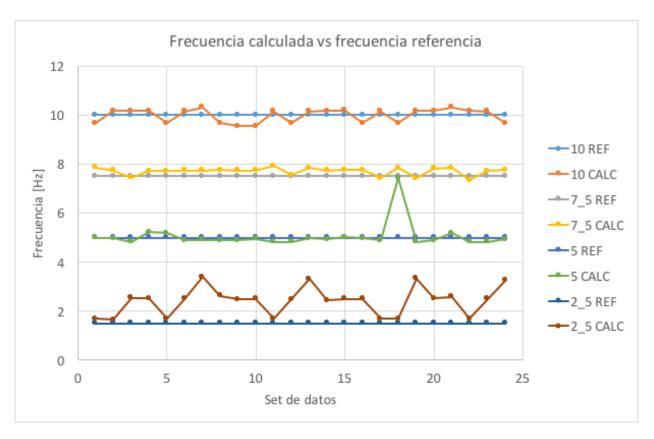


Figura 4-7.: Frecuencia calculada para las pruebas de verificación de falla de circuito abierto en inversor

y toda a información que el operador considere importante), voltajes fase a fase con que se energizó el variador. Esto permite realizar análisis sobre los datos encontrados incluso tiempo después y por personas que no estuvieron presentes en la pruebas.

La primera etapa es hacer las verificaciones con el variador desenergizado: verificación de corto circuito y circuito abierto en el rectificador, verificación del corto circuito en el inversor. Cada una de las mediciones hechas deben ser registradas y comparadas por el operario con el valor esperado. El "Formato de verificación de hardware de variador de velocidad" le da indicaciones al operario sobre donde debe ubicar las puntas del multímetro y cual es el valor esperado y el valor que representa falla.

La segunda etapa consiste en verificar las conexiones del banco de pruebas y realizar la configuración del variador de velocidad. Los pasos y consideraciones a tener en cuenta están listadas en el "Formato de verificación de hardware de variador de velocidad", además, da el espacio para registrar los voltajes fase a fase con que se energiza el variador, esta información es importante porque, de ser necesario, puede analizarse si hubo desbalance de voltaje en el momento de la prueba.

La tercera etapa consiste en la verificación de circuito abierto en el inversor. La información a registrar durante la adquisición de datos es la referencia, el muestreo del equipo usado para la adquisición y el nombre del archivo donde se almacenaron los datos. Esta información debe ser ingresada en la interfaz de usuario (ver anexo C) y los resultados arrojados después de la detección y aislmamiento de fallo deben ser registrados en el formato: frecuencia calculada, fallo identificado, así como los comentarios de la prueba que se crean pertinentes.

La última etapa consiste en la prueba de descarga de Junta DC. Los pasos para realizar la prueba están enumerados en orden. Dados los resultados de las pruebas hechas en el laboratorio, se debe hacer la prueba al menos 4 veces y registrar el nombre de los archivos donde se almacenan los datos. El operario debe usar la interfaz de usuario para hacer el análisis de cada uno de los conjuntos de datos y registrar en el formato: el valor RC calculado, el % de degradación en caso de tener un historial de datos, el voltaje en t=0 (V0), y el delta T usado. Esto con el fin de identificar que el delta T y el voltaje de inicio sean iguales en todas las pruebas. Por último se deben seleccionar al menos 3 conjuntos de datos, que tengan un valor RC cercano entre sí, el % de variación entre el máximo y el mínimo valor de RC no debe ser mayor al 2%. Finalmente seleccionar el menor valor de RC con su respectivo porcentaje de degradación si hay un historial de datos para ese variador, esto con el fin de siempre comparar el menos de los resultados seleccionados entre sí.

Este protocolo de verificación, le da al usuario un instructivo paso a paso de las pruebas de verificación a hacer y de al información que debe ser registrada para tener un historial

4.4 Protocolo 59

de datos para cada variador. Esta información en el futuro puede proveer más información sobre el comportamiento de los variadores en el tiempo y sus fallas.

5. Conclusiones y recomendaciones

5.1. Conclusiones

Se diseñó un banco de pruebas con todos los componentes necesarios para conectar de forma segura un variador de velocidad junto con un motor de diferentes potencias (1 - 4 caballos de fuerza); de manera que las conexiones se pueden hacer de forma fácil y segura. El diseño comprendió la selección de cada componente, los planos eléctricos (anexo A) y presentación de un presupuesto. En el banco de pruebas se pueden hacer mediciones de voltaje y corriente antes y después del variador, y se adaptó un divisor de tensión necesario para el voltaje DC, que por su nivel puede presentar un problema.

Se realizó un protocolo de verificación que indica paso a paso el procedimiento a seguir por la persona haciendo el proceso de prueba. Este formato presentado en el anexo D, permite registrar la información importante de la prueba para llevar un control en el tiempo de los procedimientos. Además, se creó una interfaz de usuario, que facilita el proceso de verificación de circuito abierto en inversor, calculo de la constante RC para la prueba de descarga y verificación de la frecuencia de la corriente. Con estas dos herramientas, se realizan las siguientes pruebas:

- Verificación de fallo de circuito abierto y corto circuito en rectificador.
- Verificación del estado de la junta DC de manera inexacta, pero permite dar una idea de la degradación.
- Verificación de falla de corto circuito en el inversor, y verificación de falla de circuito abierto por medio del método normalizado de corriente DC.
- Comparación de frecuencia de referencia con la frecuencia de la corriente.

Se construyó un banco de pruebas prelimiar que permitió tomar las medidas necesarias para hacer ensayos y llegar a datos necesarios para diseñar el banco de pruebas final y el protocolo de verificación. Se compararon los datos obtenidos en las pruebas de descarga hechas con dos variadores de velocidad diferentes y también los datos obtenidos con un variador de velocidad con falla de circuito abierto en el inversor con dos motores diferentes:

 \blacksquare La prueba de descarga en la junta DC es inexacta y puede presentar porcentajes de degradación de mas de $2.5\,\%$ con datos tomados con el mismo variador en el mismo

5.2 Recomendaciones 61

instante. Aunque da una idea del estado de la junta, no se recomienda tomar decisiones con los valores obtenidos con esta prueba.

■ El método de corriente normalizada DC identificó el 100 % de las fallas para las referencias de velocidad 7.5 y 10 Hz. Para la velocidad 2.5 Hz identificó el 83 % de las fallas y para 5 Hz identificó el 96 %. Sin embargo, el método normalizado modificado de corriente DC identificaría el fallo para todos los datos. Por lo que se recomienda usar frecuencias mayores a 7.5 Hz y el método modificado.

5.2. Recomendaciones

Se han diseñado múltiples métodos de verificación de circuito abierto en el inversor, que tienen diferentes características: métodos online, métodos offline, métodos basados en conocimiento que pueden ser evaluados y comparados en un variador de velocidad industrial. Esto podría permitir crear un modulo de verificación que pueda ser llevado al variador y no al contrario.

Además, existen métodos de detección de deterioro que se pueden aplicar a la junta DC para mejorar la verificación del estado. Hay una gran cantidad de bibliografía dedicada a este tema y que podría ser muy útil para el monitoreo de variadores de velocidad en planta.

Entender el funcionamiento del variador de velocidad y sus fallas, es importante para el control a prueba de fallos, que también es un tema que sigue siendo muy estudiado, y que en ciertas aplicaciones es necesario.

En cuanto al diseño, podría ser interesante disminuir el tamaño del banco de pruebas por medio de la conexión exterior del variador de forma segura. La mayor cantidad de espacio es usado para que los variadores más grandes puedan ser instalados dentro del gabinete. Este cambio en el diseño puede suponer retos en cuanto estabilidad, cambio de tamaño entre variadores y seguridades eléctricas.

Es recomendable implementar la interfaz de usuario en un software libre para que el acceso a él sea mas fácil a nivel industrial. Y diseñar un sistema que haga la adquisición de datos y análisis al mismo tiempo, esto ahorraría tiempo y haría el proceso más sencillo.

A. Anexo: Planos

B. Anexo: Diseño de detalle

B.1. Determinación de variables del sistema

Para determinar variables importantes en el diseño del sistema se reunieron los datos de variadores de velocidad, de 3 fabricantes diferentes, de iguales potencias desde 1 caballo de fuerza hasta 40: Corriente de entrada, corriente de salida, corriente de fusible, interruptor térmico, dimensiones, diámetro de cable máximo permitido. Los datos se encuentran en la tabla **B-1**.

B.2. Selección contactor

Se selecciona el contactor con la corriente máxima del sistema. La corriente categoría AC-3 del contactor corresponde a arranque y frenado de motores de jaula de ardilla; por lo que se compara este valor con la corriente máxima de entrada al variador 61,5 A:

■ Referencia: Ex9C65 04066

■ Marca: Noark

■ Tipo: tripolar

• Carga AC-3: 65 A

■ Tensión bobina: 220 VAC

■ Contactos auxiliares: 1NA+1NC

■ Montaje: Riel DIN 35 mm

• Dimensiones (w*h*d): 76*123*122 mm

B.3. Selección protección del variador

B.3.1. Interruptor térmico

Se debe seleccionar de acuerdo a las especificaciones del fabricante. En la tabla **B-2** se muestra una lista de interruptores térmicos y sus características:

Potencia	I_{in}	I_{out}	Fusible	Breaker	Dim.*	Diam. cable
[hp]	[A]	[A]	$[\mathbf{A}]$	[A]	[mm]	$[\mathrm{mm^2}]$
1,0	2,4	2,2	10	10	110*221*185	8
1,0	2,6	2,2	6	15	85*270*232,5	4
1,0	3,2	2,5	5	5	72*155*111,5	4
2,0	5,1	4,1	10	10	110*221*185	8
2,0	4,9	4	12	15	85*270*232,5	4
2,0	4,3	4,2	10	10	72*155*111,5	4
3,0	7,5	5,8	10	10	110*221*185	8
3,0	6,6	5,6	15	15	85*270*232,5	4
3,0	7,1	5,5	15	15	100*174*152	4
5,0	11,2	9,5	16	16	110*221*185	8
5,0	10,6	9,3	25	20	85*270*232,5	4
5,0	11,2	8,5	20	20	100*174*152	4
7,5	19	14	25	25	131*261*205	8
7,5	16	12,7	40	25	110*270*234	6
7,5	14	13	30	30	130*260*169,2	8
10,0	21	18	25	25	131*261*205	8
10,0	20,4	16,5	40	35	110*270*234	6
10,0	19	18	40	40	130*260*169,2	8
15,0	28,9	24	40	40	131*261*205	8
15,0	27,7	24	60	45	180*385*249	25
15,0	26	24	50	50	130*260*169,2	8
20,0	37,2	30	50	50	160*418*240	16
20,0	35,7	32	70	60	180*385*249	25
20,0	35	32	70	70	200*310*190	12
25,0	47	39	63	63	160*418*240	16
25,0	43,4	39	100	70	180*385*249	25
25,0	41	38	80	80	200*310*190	12
30,0	52,4	46	63	63	160*418*240	16
30,0	50,5	46	100	90	180*385*249	25
30,0	49	45	100	100	200*310*190	12
40,0	63,8	61	80	80	222*486*260	35
40,0	57,3	61,5	90	125	213*660*262	50

^{*}Dimensiones w*h*d

Tabla B-1.: Datos de variadores de tres diferentes fabricantes

Corriente	Marca	Regulación	Montaje	Dimensiones*	Referencia
$[\mathbf{A}]$	-	$[\mathbf{A}]$	-	[mm]	-
4	Chint	No	Din 35	54*86*78	NB1-09660
6	Chint	No	Din 35	54*86*78	NB1-09662
10	Chint	No	Din 35	54*86*78	NB1-09664
16	Noark	12.8 - 16	14590**	90*140*81.6	Ex9M1S14500
20	Noark	16 - 20	14590**	90*140*81.6	Ex9M1S14502
25	Noark	20 - 25	14590**	90*140*81.6	Ex9M1S14504
32	Noark	25.6 - 32	14590**	90*140*81.6	Ex9M1S14506
40	Noark	32 - 40	14590**	90*140*81.6	Ex9M1S14508
50	Noark	40 - 50	14590**	90*140*81.6	Ex9M1S14510
63	Noark	50.4 - 63	14590**	90*140*81.6	Ex9M1S14512
80	Noark	64 - 80	14590**	90*140*81.6	Ex9M1S14514
100	Noark	80 - 100	14590**	90*140*81.6	Ex9M1S14516
125	Noark	100 - 125	14590**	90*140*81.6	Ex9M1S14518

^{*}Dimensiones w*h*d

Tabla B-2.: Interruptores térmicos

B.3.2. Fusibles rápidos

En la tabla **B-3** está un listado de fusibles rápidos cilíndricos (aR) de la marca EBCHQ, el fusible debe ser de la corriente sugerida por el fabricante del variador o menor. Dependiendo del tamaño del fusible, se usan portafusibles de montaje en riel DIN 35 mm de diferentes tamaños:

- Fusible tamaño ⊘10*38: portafusible referencia 36900 marca EBCHQ tamaño (w*h*d) 18*81*61 mm.
- Fusible tamaño ⊘14*51: portafusible referencia 36915 marca EBCHQ tamaño (w*h*d) 18*81*61* mm.
- Fusible tamaño $\oslash 22,2*58$: portafusible referencia 36935 marca EBCHQ tamaño (w*h*d) 36*134*78 mm.

^{**}Accesorio para montaje en riel DIN 35 mm para interruptor Ex9M1

Referencia	Corriente	Tamaño	
-	[A]	[mm]	
36884	4	⊘10 * 38	
36886	6	⊘10 * 38	
36888	10	⊘10 * 38	
36889	12	⊘10 * 38	
36891	15	⊘10 * 38	
36892	16	⊘10 * 38	
36894	20	⊘10 * 38	
36896	25	⊘10 * 38	
36897	30	⊘10 * 38	
36911	40	⊘14 * 51	
36913	50	$\oslash 14 * 51$	
36928	60	$\oslash 22,2 * 58$	
36929	70	$\oslash 22,2 * 58$	
36930	80	$\oslash 22,2 * 58$	
36931	100	$\oslash 22,2 * 58$	

Tabla B-3.: Fusibles rápidos

B.3.3. Guardamotor

El guardamotor debe ser seleccionado de acuerdo a la recomendación del fabricante. En la tabla $\bf B-4$, se muestra una lista de guardamotores desde 2.5 hasta 32 amperios.

Corriente	Marca	Montaje	Dimensiones*	Referencia
[A]	-	-	[mm]	-
2.5 - 4	Noark	Din 35	45*97*98	Ex9S32A 06106
4 - 6.3	Noark	Din 35	45*97*98	Ex9S32A 06108
6 - 10	Noark	Din 35	45*97*98	Ex9S32A 06110
9 - 14	Noark	Din 35	45*97*98	Ex9S32A 06112
13 - 18	Noark	Din 35	45*97*98	Ex9S32A 06114
17 - 23	Noark	Din 35	45*97*98	Ex9S32A 06116
20 - 25	Noark	Din 35	45*97*98	Ex9S32A 06118
24 - 32	Noark	Din 35	45*97*98	Ex9S32A 06120

^{*} $Dimensiones \ w*h*d$

Tabla B-4.: Guardamotores

B.4. Alimentación circuito de mando

Se hace por medio de un transformador, en este caso, dado que seleccionó un contactor con bobina de 220VAC, se escoge:

■ Referencia: ABL6TS02U

• Marca: Schneider

• Voltaje en primario: 360 a 440 \pm 15 VAC conexión L1 L2

■ Voltaje en secundario: 230 VAC

■ Frecuencia: 47 a 63 Hz

■ Dimensiones (w*h*d): 66*90*55 mm

• Corriente de fusible para protección de primario 0.16 A.

• Corriente de fusible para protección de secundario 0.16 A.

B.5. Mando y pilotos

• Piloto amarillo: Alimentado por la salida del transformador directamente.

- Color: Amarillo

- Alimentación: 220VAC

- Referencia: L2RR-L3YL

- Marca: Autonics

- Dimensiones: $\bigcirc 22mm$

• Piloto verde: Alimentado por el contacto NA del contactor.

- Color: Verde

- Alimentación: 220VAC

- Referencia: L2RR-L3GL

- Marca: Autonics

- Dimensiones: $\bigcirc 22mm$

 Piloto rojo: Alimentado por un contacto NA de la parada de emergencia, indica cuando la parada de emergencia ha sido accionada.

- Color: Rojo

- Alimentación: 220VAC

- Referencia: L2RR-L3RL

- Marca: Autonics

- Dimensiones: $\bigcirc 22mm$

• Pulsador verde: energiza el sistema de potencia.

- Color: verde

- Contacto: 1NA

- Referencia: S2PR-P1GA

- Marca: Autonics

- Dimensiones: $\bigcirc 22mm$

Pulsador rojo: des-energiza el sistema de potencia.

- Color: rojo

- Contacto: 1NC

- Referencia: S2PR-P1RB

- Marca: Autonics

- Dimensiones: $\bigcirc 22mm$

• Hongo de emergencia

- Color: rojo

B.6 Bornes 69

- Contacto: 1NC

- Referencia: S2ER-E2RB

- Marca: Autonics

- Dimensiones: $\bigcirc 22mm$

- Contacto adicional: 1NA, referencia SA-CAM, marca Autonics.

• Fusible y portafusible primario y secundario transformador:

- Fusible de 160 mA tamaño \emptyset 5 * 20, 2 unidades.

- Portafusible 2 unidades:

· Marca: Phoenix contact

· Referencia:PT4-HESI-3211861

· Montaje: riel DIN 35 mm

· Dimensiones (w*h*d): 6.2*56*72.3 mm

B.6. Bornes

De acuerdo al rango de diámetro de conexiones de la tabla B-1, se seleccionan los bornes:

■ UT 35

- Color gris: 3044225

- Color verde: 3044241

- Marca: Phoenix contact

- Diámetro de cable permitido: 1.5 - 50 mm2

- Tipo de conexión: tornillo.

- Corriente: 125A

- Dimensiones (w^*h^*d): 16*61.2*73.2 mm

- Montaje: riel DIN 35 mm

- Cantidad borne color gris: 16

- Cantidad borne color verde: 2

Los bornes color ver son usados para las conexiones de tierra al variador y desde el variador. Los bornes grises son usados para:

- Conexión breaker o guardamotor a contactor: 3 bornes, cables (100-101-102).
- Conexión breaker o guardamotor a trasnformador: 2 bornes, cables (100-101).

- Conexión contactor a fusibles o a variador: 3 bornes, cables (103, 104, 105).
- Conexión fusibles a variador: 3 bornes, cables (106, 107, 108).
- Conexión variador a motor: 3 bornes, cables (109, 110, 111).
- Conexión junta DC a divisor: 2 bornes, cables(112, 113).

B.7. Divisor de tensión

La borna de conexión de entrada es:

• Referencia: ZFKDS 10-15.00 1986631

■ Marca: Phoenix contact

■ Voltaje nominal: 1000 V

■ Corriente nominal 76 A

■ Número de conexiones: 1

• Cantidad: 2

Descripción: Borna para conexión a PCB.

Las resistencias seleccionadas, teniendo en cuenta la disipación de potencia y la precisión, son: $10~M\Omega$, 1%, 1/4W.

$$I = \frac{V}{R}$$
 $I = \frac{350V}{10000000\Omega}$ $I = \frac{350V}{10000000\Omega} = 3.5 * 10^{-5}A$

$$P = V * I$$
 $P = 350V * 3.5 * 10^{-5}A$ $P = 0.01225W << 0.125W$

La interfaz de medición de salida se hará con tornillos M5. La PCB será ubicada sobre un adaptador a riel DIN 35 mm, asegurada con 4 tornillos.

El diseño de la PCB se realizó en el programa de diseño KICAD, la figura **B-1** muestra el resultado. En la carpeta PCB se encuentra el proyecto.

B.8. Distribución tablero

Con la selección de todos los elementos del banco de pruebas se puede realizar la distribución del tablero y así dimensionarlo. El plano se puede ver en el anexo A.

B.9 Materiales 71

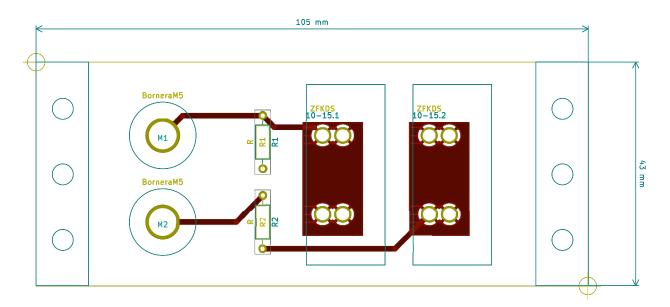


Figura B-1.: Diseño de PCB - divisor de tensión

B.9. Materiales

En la tabla $\mathbf{B-5}$ se encuentra una lista completa de los materiales necesarios para instalar en banco de pruebas sin tener en cuenta: los motores, variadores y motores.

Item	Referencia	Cantidad	Unidad de empaque	Precio unitario	Valor
Interruptor	NB1-09660	1	1	\$47.600	\$47.600
térmico	11D1-03000	1	1	Ψ47.000	Ψ1.000
Interruptor	NB1-09662	1	1	\$47.600	\$47.600
térmico	ND1-09002	1	1	Φ47.000	947.000
Interruptor	NB1-09664	1	1	\$47.600	\$47.600
térmico	ND1-09004	1	1	Ψ41.000	Φ47.000
Interruptor	Ex9M1S14500	1	1	\$372.000	\$372.000
térmico					
Interruptor	Ex9M1S14502	1	1	\$372.000	\$372.000
térmico					
Interruptor	Ex9M1S14504	1	1	\$372.000	\$372.000
térmico	EX9W1514504				
Interruptor	Ex9M1S14506	1	1	\$372.000	\$372.000
térmico	EX9W1314900	1	1	φ312.000	ψ312.000

Sigue en la página siguiente.

Item	Referencia	Cantidad	Unidad de empaque	Precio unitario	Valor
Interruptor	Ex9M1S14508	1	1	\$372.000	\$372.000
térmico	12.73111511500	1	1	Ψ312.000	Ψ012.000
Interruptor	Ex9M1S14510	1	1	\$368.000	\$368.000
térmico					
Interruptor térmico	Ex9M1S14512	1	1	\$368.000	\$368.000
Interruptor					
térmico	Ex9M1S14514	1	1	\$368.000	\$368.000
Interruptor	E 0M1C14F1C	1	1	\$368.000	\$368.000
térmico	Ex9M1S14516				
Interruptor	Ex9M1S14518	1	1	\$368.000	\$368.000
térmico	EX9W1514516	1			
Accesorio mon-	14590	1	1	\$86.000	\$86.000
taje interruptor					·
Fusible	36884	3	10	\$2.800	\$28.000
Fusible	36886	3	10	\$2.800	\$28.000
Fusible	36888	3	10	\$2.800	\$28.000
Fusible	36889	3	10	\$2.800	\$28.000
Fusible	36891	3	10	\$2.800	\$28.000
Fusible	36892	3	10	\$2.800	\$28.000
Fusible	36894	3	10	\$2.800	\$28.000
Fusible	36896	3	10	\$2.800	\$28.000
Fusible	36897	3	10	\$2.800	\$28.000
Fusible	36911	3	10	\$6.200	\$62.000
Fusible	36913	3	10	\$6.200	\$62.000
Fusible	36928	3	1	\$14.800	\$44.400
Fusible	36929	3	1	\$14.800	\$44.400
Fusible	36930	3	1	\$14.800	\$44.400
Fusible	36931	3	1	\$14.800	\$44.400
Portafusible	36900	3	1	\$11.000	\$33.000
Portafusible	36900	3	1	\$14.000	\$42.000
Portafusible	36900	3	1	\$18.400	\$55.200
Contactor	Ex9C65 04066	1	1	\$362.000	\$362.000
Tansformador	ABL6TS02U	1	1	\$170.000	\$170.000
Piloto amarillo	L2RR-L3YL	1	1	\$30.000	\$30.000
Piloto verde	L2RR-L3GL	1	1	\$36.000	\$36.000

Sigue en la página siguiente.

B.9 Materiales 73

Item	Referencia	Cantidad	Unidad de empaque	Precio unitario	Valor
Piloto rojo	L2RR-L3RL	1	1	\$36.000	\$36.000
Pulsador verde	S2PR-P1GA	1	1	\$14.000	\$14.000
Pulsador rojo	S2PR-P1RB	1	1	\$14.000	\$14.000
Hongo de emergencia	S2ER-E2RB	1	1	\$25.000	\$25.000
Contacto NA	SA-CAM	1	1	\$10.200	\$10.200
Placa emergen- cia	SA-NS	1	1	\$6.900	\$6.900
Portafusible	PT4-HESI- 3211861	2	1	\$13.000	\$26.000
Fusible	5*20 160 mA	2	1	\$3.000	\$6.000
Borna gris	UT 35-3044225	25	1	\$25.000	\$625.000
Borna verde	UT 35-3044241	2	1	\$35.000	\$70.000
Borna gris	PT4 3211757	3	1	\$13.000	\$39.000
Borna para divisor de tensión	ZFKDS 1986631	2	1	\$9.450	\$18.900
Adaptador PCB a riel		1	1	\$19.200	\$19.200
Materiales y fa- bricación PCB		1	1	\$30.000	\$30.000
Canaleta 40*40		1	2m	\$27.000	\$27.000
Riel DIN 35mm		2	1m	\$7.200	\$14.400
Cofre electrico 760*760 mm		1	1	\$600.000	\$600.000
Mano de obra, imprevistos ac- cesorios				\$1.000.000	\$1.000.000
Total		1	1	1	\$7.792.200

 ${\bf Tabla~B\text{-}5}.:$ Lista de materiales y precios

C. Interfaz gráfica

La interfaz cuenta con dos paneles: uno para la prueba de descarga de la junta DC, el otro para la verificación de circuito abierto en inversor. Para acceder a cada uno de ellos, en la parte superior hay dos botones. Cada panel cuanta con una instrucciones rápidas para su uso.

C.1. Panel para prueba de descarga en junta DC

Realiza el cálculo de la constante RC a partir de dos puntos señalados por el usuario; y el porcentaje de degradación si el usuario introduce el valor RC_0 inicial.

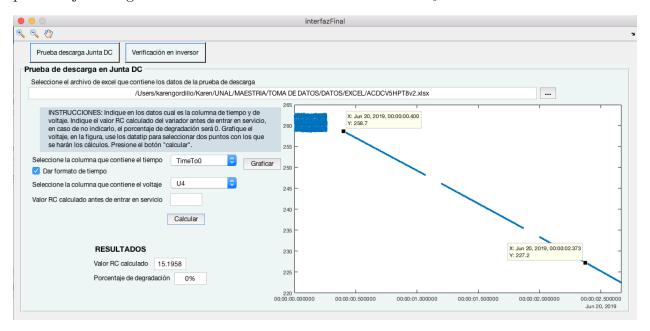


Figura C-1.: panel para prueba de descarga en junta DC

Para usar el panel se deben seguir las siguientes instrucciones:

- 1. Seleccionar el archivo de Excel que contiene los datos a ser analizados con el botón ubicado en la parte superior derecha con tres puntos suspensivos.
- 2. Seleccionar la columna de tiempo. En el desplegable aparece el nombre de la columna, en caso que no tengan encabezado, aparecerá el numero de todas las columnas con datos.

- 3. Si los datos de tiempo tienen formato de fecha en Excel, seleccionar la casilla "Dar formato de tiempo".
- 4. Seleccionar la columna que contiene los datos del voltaje en la junta DC. En el desplegable aparece el nombre de la columna, en caso que no tengan encabezado, aparecerá el numero de todas las columnas con datos.
- 5. Indicar el valor calculado de la constante RC antes de que el variador entrara en servicio. Con este valor se realiza el cálculo de la degradación. **Es opcional**, en caso de no tener un valor, el porcentaje de degradación será 0.
- 6. Dar click en el botón graficar. Sobre los datos graficados aparecen dos cursores.
- 7. La ubicación de los cursores indica el rango de datos que serán tomados en cuenta para el calculo de la variable RC. Deben estar sobre la curva de descarga, y no pueden ser el mismo punto.
- 8. Dar click en el botón *calcular*. Aparecé el valor RC calculado y el porcentaje de degradación. En la figura **C-1** se ve un ejemplo.

C.2. Panel para la verificación de circuito abierto en el inversor

Realiza la detección y aislamiento de falla de circuito abierto en el inversor del variador de velocidad. Para usar el panel se deben seguir las siguientes instrucciones:

- 1. Seleccionar el archivo de Excel que contiene los datos a ser analizados con el botón ubicado en la parte superior derecha con tres puntos suspensivos.
- 2. Seleccionar la columna de tiempo. En el despegable aparece el nombre la columna, en caso que no tengan encabezado, aparecerá el número de todas las columnas con datos.
- 3. Si los datos de tiempo tienen formato de fecha en Excel, seleccionar la casilla "Dar formato de tiempo".
- 4. Seleccionar la columna de las 3 corrientes. En los despegables aparece el nombre la columna, en caso que no tengan encabezados, aparecerá el número de todas las columnas con datos.
- 5. Dar click en el botón graficar. Sobre los datos de la corriente 1 aparece un cursor.
- 6. Posicione el cursor en el punto desde el cual se va a tomar un periodo de los datos para hacer la verificación.

76 C Interfaz gráfica

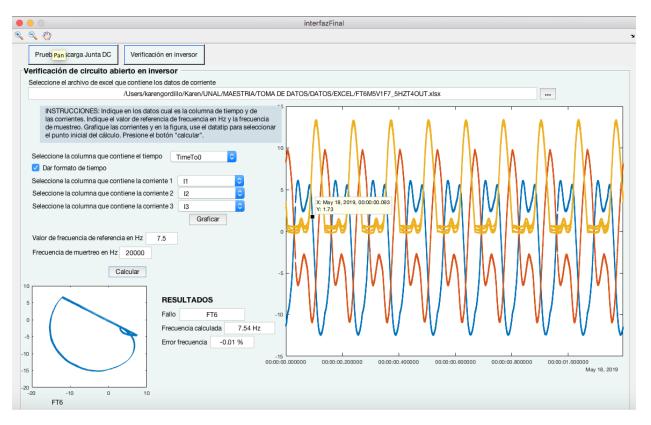


Figura C-2.: Panel para verificación de corto circuito en el inversor

- 7. Indicar el valor de la frecuencia de referencia usada en la toma de datos.
- 8. Indicar la frecuencia de muestreo en muestras por segundo.
- 9. Dar click en el botón calcular. En los resultados aparecerá:
 - Fallo: Si se ha identificado un fallo, indica en que IGBT está el fallo de circuito abierto: FT1, FT2, FT3, FT4, FT5, FT6 (de acuerdo a la figura 3-3). De otra manera, aparece SF.
 - Frecuencia calculada: muestra la frecuencia calculada, que depende de los datos y la frecuencia de muestreo.
 - Error frecuencia: muestra el error entre la frecuencia calculada y la frecuencia de referencia.
 - En la gráfica ubicada en la zona inferior izquierda, aparece la gráfica de las corrientes del vector de Park si existe un fallo, y debajo de esta aparece la falla identificada por medio del método de Park. En la se ve un C-2 ejemplo de falla en el IGBT T6.

D.

FORMATO DE VERIFICACIÓN DE HARDWARE DE VARIADOR DE VELOCIDAD

No	mbre	THE PERSON NAMED IN THE PE	CACION DE HARDI	WALL DE VA		D M M A A
Ma	arca variad	dor	Referenci	a	Po	tencia
De	scripción [,]	variador (donde esta	á ubicado, edad, rev	ision de man	tenimiento, duef	ío, reporte):
Co	ncepto (re	esultados de la pruel	oa):			
			VERIFICACIÓN DE	RECTIFICAD	OR	
		l variador debe esta	•	_		
	es	spere que la junta D		•		·
		asegure	se con un miltimetr			gada.
			Verificación de			
		metro en modo prue	-			
sig		ola y registre las med				
	Diodo	Terminal positiva	-	Medición	Valor esperado	Fallo
	D1	+DC	R/L1			
	D3	+DC	S/L2			
	D5	+DC	T/L3			
	D4	R/L1	-DC			
	D6	S/L2	-DC			
	D2	T/L3	-DC			
		as mediciones están				la pasa) de
	lo existe	fallo de corto circuit	o en el rectificador (marque la ca	isilla no pasa)	
		Pas	sa No pasa			
			Verificación de c	ircuito abier	to	
Co	n el multíı	metro en modo prue	eba de diodos, ubiqu	ue las termina	ales del multímet	ro de acuerdo a la
sig	uiente tak	ola y registre las med	diciones. El valor esp	erado es 0.2	a 0.8 V, el valor	de fallo es OL.
	Diodo	Terminal positiva	Terminal negativa	Medición	Valor esperado	Fallo
	D1	R/L1	+DC			
	D3	S/L2	+DC			
	D5	T/L3	+DC			
	D4	-DC	R/L1			
	D6	-DC	S/L2			
	D2	-DC	T/L3			
1 '		as mediciones están		o no hay fallo	(marque la casil	la pasa) de
		fallo de corto circuit				

Pasa

No pasa

VERIFICACIÓN DE INVERSOR

Verificación de corto circuito



El variador debe estar completamente des-energizado. Si ha sido energizado, apaguelo y espere que la junta DC se desgargue completamente. Antes de hacer cualquier medición, asegurese con un miltimetro que la junta DC está descargada.

Con el multímetro en modo prueba de diodos, ubique las terminales del multímetro de acuerdo a la siguiente tabla y registre las mediciones. El valor esperado es OL, el valor de fallo es de 0 a 0.4V.

Diodo	Terminal positiva	Terminal negativa	Medición	Valor esperado	Fallo
D1	+DC	R/L1			
D3	+DC	S/L2			
D5	+DC	T/L3			
D4	R/L1	-DC			
D6	S/L2	-DC			
D2	T/L3	-DC			

Si todas las mediciones están en el valor esperado, no hay fallo (marque la casilla pasa), de lo contrario existe fallo de corto circuito en el rectificador (marque la casilla no pasa)

CONEXIÓN Y VERIFICACIONES PREVIAS A LA ENERGIZACIÓN



Asegure que el banco de pruebas esté completamente desenergizado. No hacerlo podría resultar en lesiones graves e incluso la muerte.

- 1. Seleccione y conecte las protecciones de acuerdo a la recomendación del fabricante.
- 2. Instale y conecte el variador de velocidad.
- 3. Verifique manualmente que todos los cables están bien apretados.
- 4. Verifique que no hay cables en mal estado.
- 5. Seleccione el motor para realizar las pruebas, al menos un rango por debajo de la potencia del variador, teniendo en cuenta la corriente mínima programable.
- 6. Conecte el motor. Verifique que la conexión corresponda con el voltaje.
- 7. Conecte los caimanes de medición de la junta DC a los tornillos de la PCB en el tablero.
- 8. Posicione las pienzas AC/DC en los cables de salida del variador.



Utilice las precauciones necesarias para manejar energía electrica. Esto debe ser hecho por personas capacitadas. No seguir estas instrucciones podría resultar en lesiones graves e incluso la muerte.

- 9. Conecte la energía a la entrada del banco de pruebas.
- 10. Energice el variador sin dejar pasar la energía hacia el contactor.
- 11. Con un multimetro mida los 3 voltajes AC fase a fase de entrada.

Voltaje AB	Voltaje BC	Voltaje CA	

- 12. Ponga de pocición de prendido el interruptor térmico o el guardamotor.
- 13. Con el pulsador verde, energice el variador de velocidad.
- 14. Configure el variador de velocidad teniendo en cuenta:
 - Control V/f
 - Parámetros del motor a usar.

- Control por keypad - Tiempo de aceleración y desacelaración: 20 s VERIFICACIÓN DE INVERSOR Verificación de circuito abierto 1. Establezca la referencia de velocidad en 10 Hz. 2. Inicie el movimiento del motor y mida las corrientes de salida durante 1 segundo. 3. Detenga el motor. NOTA: en caso que el variador muestre un fallo de salida, disminuya la referencia en pasos de 2,5 HZ y repita el procedimiento. Referencia: Hz Muestreo: muestras/s Nombre archivo: Diagnóstico dado por el software: Frecuencia: Hz Fallo: Si No Cual? Comentarios: Pasa No pasa MEDICIÓN EN JUNTA DC Prueba de descarga 1. Desconecte el motor del variador de velocidad Utilice las precauciones necesarias para manejar energía electrica. Esto debe ser hecho por personas capacitadas. No seguir estas instrucciones podría resultar en lesiones graves e incluso la muerte. 2. Con el variador energizado comience a medir el voltaje DC. 3. Desenergice el variador y tome datos por al menos 3 segundos. 4. Repita el procedimiento de los pasos 2 y 3 al menos 4 veces. Nombre archivo 1: Nombre archivo 2: Nombre archivo 3: Nombre archivo 4: Nombre archivo 5: Nombre archivo 6: **Información dada por el software:** Realice el calculo para cada set de datos intentando mantener V0 y delta T constantes. Si usa los datos para hacer el calculo del porcentaje de degradación entre mínimo y máximo y el RC y degradación final marque la casilla U. delta T RC % Degr. V0 RC % Degr. V0 delta T U Prb 1 Prb 4 Prb 2 Prb 5 Prb 3 Prb 6 Min RC Max RC %Var. (Min-Max)

%Degradación

Comentarios:

RC

E. Anexo: Funciones de Matlab

```
function [gamma_a, gamma_b, gamma_c, dla,dlb,dlc,d2a,d2b,d2c]=normalized(Ia,Ib,Ic,position2,
   %NORMALIZED es una funcion que calcula las variables de identificacion
   My aislamiento del metodo normalizado de corriente DC pare deteccion de
   Mallo de cicuito abierto en IGBT de inversor
       X=NORMALIZED(Ia,Ib,Ic,fPos,iPos) calcula las variables de diagnostico
6
   %
       gamma\_a, \ gamma\_b, \ gamma\_c \ y \ las \ variables \ de \ identificacion \ y
 7
   %
       aislamiento d1a, d1b, d1c, d2a, d2b, d2c usando las corrientes de las
 8
       tres fases Ia, Ib, Ic entre los indices fPos (posicion final) e iPos
9
       (posicion inicial)
10
   %
                X=[gamma\_a, gamma\_b, gamma\_c, d1a, d1b, d1c, d2a, d2b, d2c]
   %
11
12
       Fecha de creacion: 3 sept 2018
13
   %
       Fecha ultima modificacion:27/05/2019
14
   %
       Version:3
15
16
       N=position2-position1; %numero de muestras
17
18
       Walculo de los componetes del primer armonico de cada fase
       F_A = \mathbf{fft} (Ia, N) * 2/N;
19
20
       F_B = \mathbf{fft} (Ib, N) * 2/N;
21
       F_C = \mathbf{fft} (Ic, N) * 2/N;
22
23
       {\it \%Calculo} de la variable de diagnostico
24
       gamma_a = mean(Ia(position1:position2))/abs(F_A(2));
25
       gamma_b = mean(Ib(position1:position2))/abs(F_B(2));
       gamma_c = mean(Ic(position1:position2))/abs(F_C(2));
26
27
       Walculo de variables de identificación y aislamiento
28
       if gamma_a > 0
29
           d1a = 1;
30
       else
31
           d1a = 0;
32
       end
33
       if gamma_b > 0
34
           d1b = 1;
35
       else
36
           d1b = 0;
37
       end
38
       if gamma_c > 0
39
           d1c = 1;
40
       else
41
           d1c = 0;
42
       end
43
44
       if abs(gamma_a) > 0.45
45
           d2a = 1;
46
       else
47
           d2a = 0;
       end
48
49
```

```
if abs(gamma_b) > 0.45
51
            d2b = 1;
52
53
            d2b = 0;
54
       end
55
56
        if abs(gamma_c) > 0.45
57
            d2c = 1:
58
        else
59
            d2c\ =\ 0\,;
60
       end
61
  end
```

```
function [falla] = park(argumento)
  BARK identifica el fallo de circuito abierto en el inversor comparando el
  %arqumento del vector de Park con uno valores característicos
4
           X=PARK(arg)
5
      arg es el angulo en grados (0-360) del vector de Park que se quiere analizar
6
      X es el fallo encontrado
7
       Version 1
8
      Fecha creacion:27 de mayo de 2019
9
      Fecha ultima modificacion: 27 de mayo de 2019
10
11
  switch true
12
       case argumento>150 && argumento<=210
13
           falla = "FT1";
14
       case argumento>270 && argumento<=330
           falla = "FT2";
15
16
       case argumento>30 && argumento<=90
           falla = "FT3";
17
18
       case argumento>330 && argumento<=30
19
           falla = "FT4";
20
       case argumento>90 && argumento<=150
21
           falla = "FT5";
22
       case argumento>210 && argumento<=270
23
           falla = "FT6";
24
       otherwise
25
           falla = "SF";
26
  end
27
  end
```

```
function [RC, porc] = rc(V_t1, V_t0, t1, t0, RC_0)
   RC Funcion que calcula el valor RC de la junta DC del variador usando dos
3
   Woltajes diferentes tomados durante la descarga.
           [X, PORC]=RC(V_{-}t1, V_{-}to, t1, t0)
4
5
   %
      X es el valor RC calulado de la junta DC, PORC es el porcentaje de
6
   %
       degradacion
7
   %
       V\_{t1} \ y \ V\_{t0} \ son \ los \ voltajes \ en \ el \ tiempo \ t1 \ y \ t0 \ respectivamente
8
   %
       tomados durante la prueba de descarga. RC_0 es el valor de RC con el
9
   %
       que se calcula el porcentaje de degradación, es opcional, si no es
10
   %
       ingresado por el usuario, el porcentaje de degradacion es 0.
11
   %
       Version 1
12
   %
       Fecha creacion:17 de junio de 2019
13
      Fecha ultima modificacion: 17 de junio de 2019
14
15 | RC = -(t0-t1) / (\log(V_t0/V_t1));
16
  if nargin < 5
17
       porc=0;
18
  else
19
       porc = 100*(1-RC/RC_0);
```

```
20 end
21 end
```

```
function [Id, Iq, mag, ang]=transformada_dq0(Ia, Ib, Ic, position2, position1)
    ATRANSFORMADA calcula las componentes Id Iq de la transformada de Park
 3
    %asi como la magnitud y angulo
 4
 5
    %
              [Id, Iq, mag, ang] = TRANSFORMADA\_DQO(Ia, Ib, Ic, posicion2, posicion1)
 6
    %
        Ia, Ib, Ic son ventores que contienen las corrientes a analizar
 7
    %
         posicion1 y posicion 2 son los indices de los vectores de corriente a
 8
    %
         analizar
 9
    %
        Id\ e\ Iq\ son\ las\ componentes\ del\ vector\ de\ Park\ Id+iIq
10
    %
        mag\ es\ la\ magnitud\ de\ Id+iIq
11
    %
         ang\ es\ el\ argumento\ de\ Id+iIq
12
   %
         Version 3
13
   %
         Creacion: 3 de febrero de 2019
14
         Ultima modificacion: 27 de mayo de 2019
15
16
   if iscell(Ia) && iscell(Ib) && iscell(Ic)
        Id = (\mathbf{sqrt}(2)/\mathbf{sqrt}(3)) . *([Ia{position1:position2}]) - \dots
17
              (1/\mathbf{sqrt}(6)).*([\mathbf{Ib}\{\mathbf{position}1:\mathbf{position}2\}]) - \dots
18
19
              (1/\mathbf{sqrt}(6)).*([Ic{position1:position2}]);
20
         Iq = (1/\mathbf{sqrt}(2)) \cdot *([Ib{position1:position2}]) - \dots
21
              (1/\mathbf{sqrt}(2)).*([Ic{position1:position2}]);
22
   else
        \operatorname{Id} \,=\, \left(\,\mathbf{sqrt}\,(2)\,/\,\mathbf{sqrt}\,(3)\,\right). * \left(\,\operatorname{Ia}\left(\,\operatorname{position}1:\operatorname{position}2\,\right)\,\right) - \dots
23
24
              (1/\mathbf{sqrt}(6)).*(\mathbf{Ib}(\mathbf{position1}:\mathbf{position2})) - \dots
25
              (1/\mathbf{sqrt}(6)).*(Ic(position1:position2));
26
        Iq = (1/\mathbf{sqrt}(2)).*(Ib(position1:position2)) - \dots
27
              (1/\mathbf{sqrt}(2)).*(Ic(position1:position2));
28
   mag=sqrt (mean(Id) *mean(Id) +mean(Iq) *mean(Iq));
   ang=rad2deg(angle(mean(Id)+1i*mean(Iq)));
31
   if ang < 0
32
        ang = 360 + ang;
33
   end
```

```
%TratDatHioki procesa los datos tomados con el equipo HIOKI guardados en un
1
2
   \%x ls x
3
   %
      Elimina el primer y el ultimo evento (comienzo y parada), y elimina
4
   %
       datos repetidos que puedan estar por el tipo de toma por eventos.
5
   %
      Agrega una columan de tipos desde cero.
6
   %
      Lee un archivo de excel en el que debe estar la direccion del
7
   %
      archivo excel sin procesar (colAddrs), la direccion del archivo de
8
   %
       excel para guardar los datos tratados (colExcel), la dirección del archivo
9
   %
      mat para guardar los datos tratados (colMat), una columna para marcar
10
   %
      con una 'X' los datos que han sido procesador y guardados o el error
11
      por que el que el proceso no se pudo completar (colTreated).
12
  %
       Solo procesa los datos que en la columna colTreated no tienen un 'X'
13
  %
      Muestra en un mshbox el numero de fila de los datos que estan siendo
14
  %
       procesados del numero total de filas.
      Fecha\ ultima\ version:\ 15\ mayo\ 2019
15
  %
16
  %
       Version: 4
17
18
19 %Archivo con el listado de datos a procesar
20 | fl="/Users/karengordillo/Karen/UNAL/MAESTRIA/TOMA DE DATOS/ListaDatosTratamiento.xlsx";
21 colTreated = 8; %Columna de datos tratados
22 colAddrs = 2; **Columna direction dates sin procesar
23 colExcel = 3; **Columna direction dates guardar excel
```

```
colMat = 4; %Columna direccion datos guardar .mat
   [ ~ , ~ , raw] = xlsread ( fl );
25
26
   Que datos han sido tratados
27
  indexTreated = find(strcmp(raw(:,colTreated), 'X'));
28
  f = msgbox(sprintf('Procesando archivo % de %', 0, size(raw, 1) - 1));
29
  for l=2:size(raw,1)
30
       if ismember(1, indexTreated)==0 %Si no ha sido tratado
31
           if raw{l,colAddrs} ~= ""
32
33
               %Avisar usuario archivo siendo tratado
               set(findobj(f, 'Tag', 'MessageBox'), 'String', sprintf('Procesando archivo %1 de %1)
34
                    ', l-1, size(raw, 1)-1));
35
               drawnow:
36
               [ , txt, ] = xlsread(raw{l,colAddrs}); %archivo con propiedades de texto
37
               indexHeader=find(strcmp(txt, txt(2))); Busca encabezado eventos
               txt(indexHeader(size(indexHeader,1))-1:end) = [];  Ælimina ultimo evento
38
39
               txt(indexHeader(1)-1:indexHeader(2)-1)=[]; %Elimina primer evento
               Ælimina indices no necesarios y resta las posiciones eliminadas
40
               indexHeader=indexHeader-indexHeader(2)+1;
41
42
               indexHeader(size(indexHeader,1)) = [];
43
               indexHeader(1) = [];
44
               Ælimina los encabezados repetidos
45
               for i=0:size (indexHeader, 1)-2
46
                   txt(indexHeader(size(indexHeader,1)-i)-1:indexHeader(size(indexHeader,1)-i))
47
               end
               Magrega una coma al final para obtener el ultimo dato y los separa
48
49
               Data(:,2:10)=extractBetween(cellfun(@(c)[c ','],txt,'uni',false),"",",");
50
               Data\{1,1\} = "TimeTo0";
51
               Monvierte en numero los datos que deberian ser numero
52
               Data (2: end, 3: end)=num2cell (cellfun (@str2double, Data (2: end, 3: end)));
53
               Wonvertir en tiempo fecha los datos de la columna 2
               Data(2:end,2) = cellfun(@(s) datetime(s, 'Format', 'HH:mm:ss.SSSSSS'), Data(2:end
54
                   ,2), 'UniformOutput', false);
55
               %Tratamiento de tiempo
56
57
               while i < size(Data, 1)
58
                  index = find(eq(datenum(Data{i,2})), cellfun(@datenum,Data(2:end,2))));
59
                   Æliminar datos repetidos
60
                  if size(index, 1) > 20
61
                      cant=find(diff(index)~=1);
62
                       if cant<20 %i los datos completos estan mas adelante
63
                          Data (index (1) +1: index (cant) +1,:) = [];
64
                       else
65
                          Data (index (21) + 1: index (end) +1,:) = [];
66
                      end
67
                       %recalculo del indice (despues de eliminar datos)
68
                       index = find(eq(datenum(Data\{i,2\}), cellfun(@datenum, Data(2:end,2))));
69
                  end
70
                  %agregar paso de muestreo
71
                  for j=index(1)+2:index(end)+1
72
                     Data\{j,2\} = Data\{j-1,2\} + seconds(0.000050); % aso de 0.000050 seq
73
74
                  i=index(end)+2;
75
76
               %correr tiempo desde 0
77
               Data\{2,2\}))-seconds (second (Data\{2,2\}));
78
               Muardar en nuevo archivo de excel
79
               writetable (cell2table (Data), raw{l, colExcel}, 'Sheet', 1, 'Range', 'A1', '
                   WriteVariableNames', false)
```

```
\%Guardar . mat
81
                 \mathbf{save}(\operatorname{raw}\{1,\operatorname{colMat}\},\operatorname{'Data'})
82
                 \mbox{\it M} uadar\ en\ excel\ datos\ tratados
                 rangeTreated = ['H', num2str(l)];
83
                 writetable(array2table('X'),fl,'Sheet',1,'Range',rangeTreated,'
84
                      WriteVariableNames', false)
85
                  \%i hay error guardelo en excel y siga con el siguiente archivo
                 catch ME
86
87
                      rangeTreated = ['H', num2str(l)];
                      writetable(table({ME.message}),fl,'Sheet',1,'Range',rangeTreated,'
88
                           WriteVariableNames', false)
89
                      disp('Error');
90
                 end
91
                 clear('Data')
92
            end
93
        end
94 end
95 set(findobj(f, 'Tag', 'MessageBox'), 'String', sprintf('Proceso terminado'));
97 drawnow;
```

F. Anexo: Instructivo de uso de simulador

SimPowerSystems hace parte de una familia de productos que junto con Simulink® modela sistemas eléctricos, desarrollado en colaboración con Hydro-Québec de Montreal. Fue diseñado como una herramienta que permite construir modelos y simular sistemas de potencia, las librerías contienen equipos típicos como transformadores, máquinas eléctricas, elementos de electrónica de potencia, sistemas de energías renovables, etc...

Aunque SimPowerSystems tiene los módulos para implementar el rectificador, el inversor y la junta DC, en estos, no se tiene acceso a los elementos como los diodos y los IGBTs para emular las fallas. Por lo tanto, se implementaron tres subsistemas para tener acceso a cada uno de los componentes:

- Rectificador
- Junta DC
- Inversor

F.1. Rectificador



Figura F-1.: Caja negra del subsistema Rectificador

El subsistema tiene 5 entradas:

F.1 Rectificador 87

■ El vector control F2 contiene 6 pasos que se encargan de cerrar los switch ideales (S2 en la figura F-2) que están en paralelo con cada uno de los diodos, estos emulan la falla de corto circuito. El paso almacenado en la posición uno corresponde al switch en paralelo al diodo D1, la posición 2 corresponde a D2 y así sucesivamente hasta llegar a D6.

- El vector control F3 contiene 6 pasos que se encargan de abrir los switch ideales (S3 en la figura F-2) que están en serie con cada uno de los diodos, estos emulan la falla de circuito abierto. El paso almacenado en la posición uno corresponde al switch en serie al diodo D1, la posición 2 corresponde a D2 y así sucesivamente hasta llegar a D6.
- Las otras tres entradas corresponden a cada una de las fases que entran al variador de velocidad.

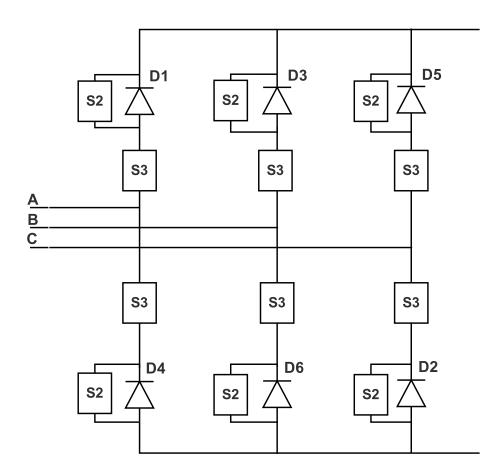


Figura F-2.: Esquema del subsistema Rectificador

Las tres salidas del subsistema son:

Elemento (nom. lib.*)	Descripción	Cantidad	Parámetros de configuración
Diodo (Diode)	Usado para implementar [D1 D2 D3 D4 D5 D6] de la figura F-2	6	$Ron = 0.1\Omega$ Lon = 0H Vf = 0.8V $Rs = (inf)\Omega$ Cs = 0F
Switch (Ideal Switch)	Usado para implementar $S2$ de la figura $\mathbf{F-2}$	6	$Ron = 10^{-4}\Omega$ Estado inicial=0 $Rs = 10^{5}\Omega$ Cs = (inf)F
Switch (Ideal Switch)	Usado para implementar $S3$ de la figura F-2	6	$Ron = 10^{-4}\Omega$ Estado inicial=1 $Rs = 10^{5}\Omega$ Cs = (inf)F

Tabla F-1.: Elementos usados para implementar el subsistema Rectificador

- En la figura **F-1**, el vector **m** almacena la medida de las corrientes en los diodos, los voltajes fase a fase de entrada y el voltaje a la salida del rectificador.
- Las otras dos salidas corresponden a los puntos de unión con el subsistema junta DC.

F.2. Junta DC



Figura F-3.: Caja negra del subsistema Junta DC

El subsistema tiene 4 entradas:

• La señal control F4 es un paso que activa un switch para emular el fallo a tierra.

F.2 Junta DC

■ La señal **control F5** es un paso que activa un switch para emular el fallo de corto circuito.

Las otras dos entradas son las señales que salen del rectificador.

La salida corresponde a los puntos de unión con el subsistema *Inversor*.

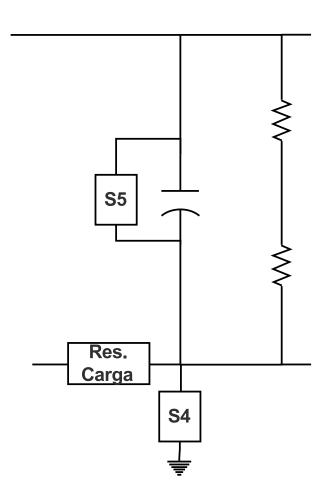


Figura F-4.: Esquema del subsistema Junta DC

Además se implementó la resistencia de carga (*Res. Carga* de la figura **F-4**) que se encarga de que el voltaje DC o en el capacitor aumente lentamente una vez el variador comienza su funcionamiento. Y un divisor de tensión igual que en las pruebas hechas.

Elemento (nom. lib.*)	Descripción C	Cantidad	Parámetros de configuración
Condensador (Series RLC branch)	Usado para implementar la capacitancia de la junta DC F -	1 4	Branch type=C Capacitance=0.001 F
Switch (Ideal Switch)	Usado para implementar $S5$ de la figura $\mathbf{F-4}$	1	$Ron = 10^{-2}\Omega$ Estado inicial=0 $Rs = 10^{5}\Omega$ Cs = (inf)F
Switch (Ideal Switch)	Usado para implementar $S4$ de la figura $\mathbf{F-4}$	1	$Ron = 10^{-3}\Omega$ Estado inicial=0 $Rs = 10^{5}\Omega$ Cs = (inf)F
Resistencia (Series RLC branch)	Usado para implementar el divisor de tensión de la junta D F-4	C 2	Branch type=R $Resistance = 300\Omega$
Resistencia (Series RLC branch)	Usado para implementar la resistencia de carga de la junta DC F-4	1	Branch type=R Resistance=0,2Ω
$\begin{array}{c} \textbf{Interruptor} \\ (Breaker) \end{array}$	Usado para implementar la resistencia de carga de la junta DC F-4	1	Initial status=0 Switching time=external $Ron(Ohm) = 0.01\Omega$ $Rs(Ohm) := inf\Omega$ $Cs(F) = 0$
Relay (Relay)	Usado para implementar la resistencia de carga de la junta DC F-4	1	Switch on point 300 Switch off point=0 Output when on=1 Output when off=0
Voltimetro (Voltage measu- rement)	Usado para implementar la resistencia de carga de la junta DC F-4	1	-

Tabla F-2.: Elementos usados para implementar el subsistema $Junta\ DC$

F.3 Inversor

F.3. Inversor



Figura F-5.: Caja negra del subsistema *Inversor*

El subsistema tiene 5 entradas:

- El vector control F6, contiene 6 pasos que se encargan de abrir la base de los transistores (S6 en la figura F-7), esto emula la falla de circuito abierto. El paso almacenado en la posición 1 corresponde a T1, la posición 2 corresponde a T2 y así sucesivamente hasta llegar a T6.
- El vector control F7, contiene 6 pasos que se encargan de corto-circuitar los transistores (S7 en la figura F-7), esto emula la falla de corto circuito. El paso almacenado en la posición 1 corresponde a T1, la posición 2 corresponde a T2 y así sucesivamente hasta llegar a T6.
- Las otras dos entradas corresponden al voltaje DC que sale de la junta.

Las tres salidas del sistema son:

Las tres fases de alimentación del motor.

La señal PWM se implementó con la librería *PWM Generator(2-level)*, los parámetros usados fueron:

- Generator type: Three phase bridge (6 pulses)
- Carrier:
 - Mode of operation: Unsynchronized.
 - Frequency (Hz): 18*60
 - Initial phase (degrees): 0

Elemento (nom. lib.*)	Descripción	Cantidad	Parámetros de configuración
$\begin{array}{c} \textbf{IGBT} \\ (\textit{IBGT/Diode}) \end{array}$	Usado para implementar [T1 T2 T3 T4 T5 T6] de la figura F-7	6	$Ron = 10^{-3}\Omega$ $Rs = 10^{5}\Omega$ $Cs = (inf)F$
Switch (Switch)	Usado para implementar $S6$ de la figura F-7	1	u2¿threshold threshold=0
Switch (Ideal Switch)	Usado para implementar $S7$ de la figura F-7	6	$Ron = 10^{-4}\Omega$ Estado inicial=0 $Rs = 10^{5}\Omega$ Cs = (inf)F

Tabla F-3.: Elementos usados para implementar el subsistema Rectificador

- Minimum and maximum values: [-1 1]
- Reference signal:
 - Sampling technique: Natural
 - Internal generation of reference signal: seleccionado
 - Modulation index:F_ref/60
 - Frequency (Hz): F_ref (Valor dado por el usuario, equivalente a la referencia en frecuencia del variador)
 - Phase (degrees):0
 - Sample time (s):10e-6

F.4. Módulos adicionales

F.4.1. Fase a tierra y corto circuito a tierra

El subsistema F1 permite generar una falla de fase a tierra a la entrada del variador. Dando click sobre ella, se abre una ventana que permite escoger la fase.

El subsistema F9 permite generar un corto circuito entre fases a la salida del variador. Dando click sobre ella, se abre una ventana que permite escoger las fases.

El subsistema F10 permite generar una falla de fase a tierra a la salida del variador. Dando click sobre ella, se abre una ventana que permite escoger la fase.

F.5 Instructivo 93

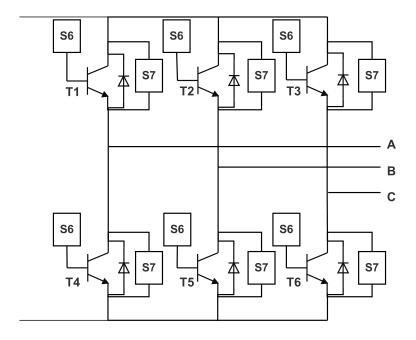


Figura F-6.: Esquema del subsistema inversor

F.4.2. Fusibles

Se implementaron los fusibles rápidos por medio de:

- Medidor de corriente
- Multiplicador al que entra dos veces la corriente para dar el valor i^2 .
- Integrador
- Un relay que compara el valor que sale del integrador con un valor de ruptura dado por el usuario A2S.
- Un breaker que es controlado por el relay.

F.5. Instructivo

En el archivo drive_v3 se encuentra el modelo para simulación. Para correr la simulación primero use la función valores_simulacion.

```
1 function [] = valores_simulacion()
```

² Walores simulación proyecto de grado

^{2 %}Valore 3 Ron=0.1

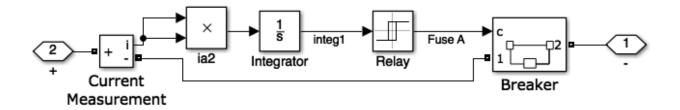


Figura F-7.: Esquema del subsistema inversor

```
4 F=0.0008 %0.001
5 | H=0.0001 \% 1/(2*pi*sqrt(F)*360))^2 \% = 0.0001
  Rs=inf
  Cs = 250e - 9 %
  Rf=30
  Hf = Rf / (2 * pi * 360)
  A2s=15400 % alor i^2t del fusible a la entrada
  F_ref=7.5
11
12
  %F9
13 Fase_AB=Simulink. Variant ('Mode == 1')
14 Fase_BC=Simulink. Variant ('Mode == 2')
15 Fase_AC=Simulink. Variant ('Mode == 3')
16 Fase_A=Simulink. Variant ('Mode == 1')
  Fase_B=Simulink. Variant ('Mode == 2')
  Fase_C=Simulink. Variant ('Mode == 3')
18
19
  Mode=1;
20 end
```

Para generar una falla específica, se debe modificar el bloque step que corresponda. En la tabla F-4 se encuentran cada falla con su correspondiente bloque.

Código fallo	Bloque step a modificar	Valor sin falla	Valor falla
F1	F1	Valores por defecto del paso "F1"son "step time- 0, ïni- tial value- 0, "final value- 0, "sample time- 0	Valor para el paso "F1step time- tiempo de falla, ïni- tial value- 0, "final value- 1, "sample time- 0
F2(D1)	D1_1	Valores por defecto de los pasos [D1_1 D2_1 D3_1 D4_1 D5_1 D6_1] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "D1_1 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0

F.5 Instructivo 95

Código fallo	Bloque step a modificar	Valor sin falla	Valor falla
F2(D2)	D2_1	Valores por defecto de los pasos [D1_1 D2_1 D3_1 D4_1 D5_1 D6_1] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "D2_1 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F2(D2)	D3_1	Valores por defecto de los pasos [D1_1 D2_1 D3_1 D4_1 D5_1 D6_1] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "D3_1 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F2(D4)	D4_1	Valores por defecto de los pasos [D1_1 D2_1 D3_1 D4_1 D5_1 D6_1] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "D4_1 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F2(D5)	D5_1	Valores por defecto de los pasos [D1_1 D2_1 D3_1 D4_1 D5_1 D6_1] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "D5_1 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F2(D6)	D6_1	Valores por defecto de los pasos [D1_1 D2_1 D3_1 D4_1 D5_1 D6_1] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "D6_1 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F3(D1)	D1_2	Valores por defecto de los pasos [D1.2 D2.2 D3.2 D4.2 D5.2 D6.2] son "step time-0, "nitial value-1, "final value-1, "sample time-0	Valor para el paso "D1_2 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F3(D2)	D2_2	Valores por defecto de los pasos [D1.2 D2.2 D3.2 D4.2 D5.2 D6.2] son "step time-0, "initial value-1, "final value-1, "sample time-0	Valor para el paso "D2_2 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0

Código fallo	Bloque step a modificar	Valor sin falla	Valor falla
F3(D4)	D3_2	Valores por defecto de los pasos [D1.2 D2.2 D3.2 D4.2 D5.2 D6.2] son "step time-0, initial value-1, "final value-1, "sample time-0	Valor para el paso "D3_2 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F3(D5)	D4_2	Valores por defecto de los pasos [D1.2 D2.2 D3.2 D4.2 D5.2 D6.2] son "step time-0, initial value-1, "final value-1, "sample time-0	Valor para el paso "D4_2 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F3(D6)	D5_2	Valores por defecto de los pasos[D1_2 D2_2 D3_2 D4_2 D5_2 D6_2] son "step time-0, "initial value-1, "final value-1, "sample time-0	Valor para el paso "D5_2 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F3(D7)	D6_2	Valores por defecto de los pasos [D1.2 D2.2 D3.2 D4.2 D5.2 D6.2] son "step time-0, "initial value-1, "final value-1, "sample time-0	Valor para el paso "D6_2 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F4	F4	Valores por defecto del paso "F4"son "step time- 0, ïni- tial value- 0, "final value- 0, "sample time- 0	Valor para el paso "F4step time- tiempo de falla, ïni- tial value- 1, "final value- 0, "sample time- 0
F5	F5	Valores por defecto del paso "F5"son "step time- 0, ïni- tial value- 0, "final value- 0, "sample time- 0	Valor para el paso "F5step time- tiempo de falla, ïni- tial value- 0, "final value- 1, "sample time- 0
F6(T1)	T1_1	Valores por defecto de los pasos [T1_1 T2_1 T3_1 T4_1 T5_1 T6_1] son "step time-0, "initial value-1, "final value-1, "sample time-0	Valor para el paso "T1_1 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0

F.5 Instructivo 97

Código fallo	Bloque step a modificar	Valor sin falla	Valor falla
F6(T2)	$\mathrm{T2}_{-1}$	Valores por defecto de los pasos [T1_1 T2_1 T3_1 T4_1 T5_1 T6_1] son "step time-0, initial value-1, "final value-1, "sample time-0	Valor para el paso "T2_1 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F6(T3)	T3_1	Valores por defecto de los pasos [T1_1 T2_1 T3_1 T4_1 T5_1 T6_1] son "step time-0, "nitial value-1, "final value-1, "sample time-0	Valor para el paso "T3_1 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F6(T4)	T4_1	Valores por defecto de los pasos [T1_1 T2_1 T3_1 T4_1 T5_1 T6_1] son "step time-0, "initial value-1," final value-1, "sample time-0	Valor para el paso "T4_1 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F6(T5)	T5_1	Valores por defecto de los pasos [T1.1 T2.1 T3.1 T4.1 T5.1 T6.1] son "step time-0, initial value-1, "final value-1, "sample time-0	Valor para el paso "T5_1 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F6(T7)	T6_1	Valores por defecto de los pasos [T1.1 T2.1 T3.1 T4.1 T5.1 T6.1] son "step time-0, initial value-1, "final value-1, "sample time-0	Valor para el paso "T6_1 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F7(T1)	T1_2	Valores por defecto de los pasos [T1.2 T2.2 T3.2 T4.2 T5.2 T6.2] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "T1_2 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F7(T2)	T2_2	Valores por defecto de los pasos [T1.2 T2.2 T3.2 T4.2 T5.2 T6.2] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "T2_2 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0

Código fallo	Bloque step a modificar	Valor sin falla	Valor falla
F7(T3)	T3.2	Valores por defecto de los pasos [T1.2 T2.2 T3.2 T4.2 T5.2 T6.2] son "step time-0, "final value-0, "sample time-0	Valor para el paso "T3_2 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F7(T4)	T4_2	Valores por defecto de los pasos [T1.2 T2.2 T3.2 T4.2 T5.2 T6.2] son "step time-0, "initial value-0, "final value-0, "sample time-0	Valor para el paso "T4.2 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F7(T5)	T5_2	Valores por defecto de los pasos [T1.2 T2.2 T3.2 T4.2 T5.2 T6.2] son "step time-0, "final value-0, "sample time-0	Valor para el paso "T5_2 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F7(T6)	T6_2	Valores por defecto de los pasos [T1.2 T2.2 T3.2 T4.2 T5.2 T6.2] son "step time-0, "final value-0, "sample time-0	Valor para el paso "T6_2 step time- tiempo de falla, initial value- 0, "final value- 1, "sample time- 0
F8(A)	A_F8	Valores por defecto de los pasos [A_F8 B_F8 C_F8] son "step time- 0, ïnitial value- 1, "final value- 1, "sample time- 0	Valor para el paso . ^A _F8step time- tiempo de falla, ïnitial value- 1, "final value- 0, "sample time- 0
F8(B)	B_F8	Valores por defecto de los pasos [A_F8 B_F8 C_F8] son "step time- 0, ïnitial value- 1, "final value- 1, "sample time- 0	Valor para el paso "B_F8 step time- tiempo de falla, initial value- 1, "final value- 0, "sample time- 0
F8(C)	C_F8	Valores por defecto de los pasos [A_F8 B_F8 C_F8] son "step time- 0, ïnitial value- 1, "final value- 1, "sample time- 0	Valor para el paso Ç_F8step time- tiempo de falla, ïni- tial value- 1, "final value- 0, "sample time- 0

F.5 Instructivo 99

Código fallo	Bloque step a modificar	Valor sin falla	Valor falla		
		Valores por defecto del paso	Valor para el paso "F9step		
F9	F9	"F9"son "step time- 0, ïni-	time- tiempo de falla, ïni-		
ГЭ	F 9	tial value- 0, "final value- 0,	tial value- 0, "final value- 1,		
		"sample time- 0	"sample time- 0		
		Valores por defecto del paso	Valor para el paso "F10step		
F10	F10	"F10"son "step time- 0, ïni-	time- tiempo de falla, ïni-		
F 10	F 10	tial value- 0, "final value- 0,	tial value- 0, "final value- 1,		
		"sample time- 0	"sample time- 0		

Tabla F-4.: Correspondencia de cada falla con los bloques step

G. Anexo: Tabla de resultados prueba de descarga en junta DC

Tiempo		0,5			0,6			0,7	
	$\Delta \mathrm{T}$	\mathbf{RC}	RC2	$\Delta \mathrm{T}$	RC	RC2	$\Delta \mathrm{T}$	RC	RC2
Prueba 1	0,500	15,159	16,459	0,600	15,389	16,396	0,700	15,407	16,338
Prueba 2	0,500	16,173	16,246	0,600	16,262	16,193	0,759	16,035	16,170
Prueba 3	0,501	16,175	16,331	0,601	16,086	16,270	0,666	16,097	16,228
Prueba 4	0,501	16,352	16,264	0,601	16,227	16,233	0,666	16,222	16,197
Prueba 5	0,501	16,038	16,388	0,601	16,156	16,339	0,666	16,167	16,304
Prueba 6	0,499	16,054	16,179	0,599	16,008	16,129	0,699	15,960	16,078
Min		15,159	16,179		15,389	16,129		15,407	16,078
Max		16,352	16,459		16,262	16,396		16,222	16,338
% Deg.		7,3%	1,7%		5,4%	1,6%		5,0%	1,6%
Tiempo		0,8			0,9			1	
	$\Delta \mathrm{T}$	\mathbf{RC}	RC2	$\Delta \mathrm{T}$	\mathbf{RC}	RC2	$\Delta \mathrm{T}$	\mathbf{RC}	RC2
Prueba 1	0,800	15,529	16,282	0,900	15,505	16,227	1,000	15,575	16,166
Prueba 2	0,799	16,057	16,104	0,899	15,979	16,004	0,999	15,906	15,932
Prueba 3	0,805	16,151	16,217	0,900	15,971	16,090	1,000	15,897	16,005
Prueba 4	0,805	15,989	16,192	0,900	16,056	16,080	1,000	15,970	15,995
Prueba 5	0,805	16,091	16,297	0,900	16,041	16,190	1,000	16,072	16,118
Prueba 6	0,799	15,912	16,018	0,884	15,940	15,966	1,023	15,889	15,962
Min		$15,\!529$	16,018		15,505	15,966		15,575	15,932
Max		16,151	16,297		16,056	16,227		16,072	16,166
% Deg.		$3{,}9\%$	$1{,}7\%$		3,4%	$1,\!6\%$		3,1%	$1{,}4\%$
Tiempo		1,1			1,2			1,3	
	ΔT	\mathbf{RC}	RC2	$\Delta \mathrm{T}$	\mathbf{RC}	RC2	$\Delta \mathrm{T}$	\mathbf{RC}	RC2
Prueba 1	1,100	15,533	16,103	1,200	15,490	16,041	1,300	$15,\!522$	15,980
Prueba 2	1,099	15,837	15,867	1,199	15,771	15,806	1,299	15,788	15,745
Prueba 3	1,100	15,828	15,932	1,200	15,761	15,865	1,300	15,776	15,801
Prueba 4	1,100	15,891	15,923	1,200	15,816	15,855	1,300	15,825	15,792
Prueba 5	1,100	15,992	16,053	1,200	15,918	15,990	1,300	15,846	15,929
Prueba 6	1,098	15,753	15,863	1,198	15,703	15,767	1,298	15,654	15,691
Min		15,533	15,863		15,490	15,767		15,522	15,691

Max		15,992	16,103		15,918	16,041		15,846	15,980	
% Deg.		2,9 %	$1{,}5\%$		2,7%	1,7 %		2,0 %	1,8 %	
Tiempo		$\overline{1,4}$			1,5			1,6		
	$\Delta \mathrm{T}$	RC	RC2	$\Delta \mathrm{T}$	\mathbf{RC}	RC2	$\Delta \mathrm{T}$	RC	RC2	
Prueba 1	1,400	15,471	15,919	1,500	15,419	15,854	1,600	15,431	15,789	
Prueba 2	1,399	15,646	15,684	1,558	15,581	15,668	1,598	15,517	15,619	
Prueba 3	1,400	15,634	15,738	1,465	15,622	15,696	1,604	15,553	15,690	
Prueba 4	1,400	15,676	15,727	1,465	15,661	15,685	1,604	15,522	15,681	
Prueba 5	1,400	15,853	15,869	1,465	15,763	15,829	1,604	15,688	15,824	
Prueba 6	1,398	15,604	15,622	1,498	15,553	15,558	1,598	15,503	15,496	
Min		15,471	15,622		15,419	15,558		15,431	15,496	
Max		15,853	15,919		15,763	15,854		15,688	15,824	
% Deg.		2,4%	$1{,}9\%$		2,2%	1,9 %		$1,\!6\%$	2,1%	
Tiempo	1,7				1,8		1,9			
	ΔT	RC	RC2	$\Delta \mathrm{T}$	RC	RC2	$\Delta \mathrm{T}$	RC	RC2	
Prueba 1	1,700	15,375	15,726	1,800	15,320	15,662	1,900	15,265	15,596	
Prueba 2	1,698	15,459	$15,\!517$	1,798	15,401	15,429	1,898	15,344	15,350	
Prueba 3	1,699	15,507	15,585	1,799	15,445	15,490	1,899	15,330	15,407	
Prueba 4	1,699	15,537	15,576	1,799	15,414	15,482	1,899	15,353	15,396	
Prueba 5	1,699	15,637	15,722	1,799	$15,\!572$	15,633	1,899	15,509	15,552	
Prueba 6	1,683	15,435	15,441	1,823	15,326	15,437	1,898	15,237	15,354	
Min		15,375	15,441		15,320	15,429		15,237	15,350	
Max		15,637	15,726		$15,\!572$	15,662		15,509	15,596	
% Deg.		1,7%	1,8 %		$1,\!6\%$	1,5%		1,8 %	$1,\!6\%$	
Tiempo		2			2,1			2,2		
	ΔT	RC	RC2	$\Delta \mathrm{T}$	RC	RC2	$\Delta \mathrm{T}$	RC	RC2	
Prueba 1	2,000	15,210	15,525	2,100	15,155	15,452	2,200	15,101	15,380	
Prueba 2	1,998	15,236	15,273	-	-	-	-	-	-	
Prueba 3	1,999	15,273	15,326	2,099	15,167	15,244	2,199	15,113	15,166	
Prueba 4	1,999	15,294	15,313	2,099	15,185	15,231	2,199	15,129	15,153	
Prueba 5	1,999	15,394	15,474	2,099	15,334	15,396	2,199	15,276	15,318	
Prueba 6	1,998	15,191	15,257	2,098	15,096	15,168	2,198	15,051	15,081	
Min		15,191	15,257		15,096	15,168		15,051	15,081	
Max		15,394	15,525		15,334	15,452		15,276	15,380	
% Deg.		1,3%	$1{,}7\%$		$1,\!6\%$	1,8 %		1,5%	1,9%	

Tabla G-1.: Resultados de 6 pruebas de descarga para variador de 5 HP con RC método de cálculo directo, y RC2 método de ajuste de curva. El tiempo el es ΔT buscado.

Tiempo		0,3		0,4				0,5	
	$\Delta \mathrm{T}$	RC	RC2	ΔT	RC	RC2	$\Delta \mathrm{T}$	\mathbf{RC}	RC2
Prueba 7	0,300	21,093	21,472	0,400	21,187	21,490	0,500	21,224	21,497
Prueba 8	0,300	22,976	22,490	0,400	23,097	22,504	0,544	22,732	22,503
Prueba 9	0,300	22,976	22,876	0,400	23,097	22,813	0,465	23,205	22,784
Prueba 10	0,299	22,906	22,679	0,399	22,537	22,727	0,499	22,300	22,726
Min		21,093	21,472		21,187	21,490		21,224	21,497
Max		22,976	22,876		23,097	22,813		23,205	22,784
% Deg.		8,2%	6,1%		8,3%	5,8 %		8,5%	5,6%
Tiempo		0,6		0,7				0,8	
	$\Delta \mathrm{T}$	RC	RC2	ΔT	RC	RC2	$\Delta \mathrm{T}$	RC	RC2
Prueba 7	0,600	21,233	21,481	0,660	21,283	21,473	0,799	21,169	21,468
Prueba 8	0,599	22,795	22,484	0,699	22,556	22,453	0,799	22,617	22,430
Prueba 9	0,604	23,333	22,782	0,699	22,846	22,725	0,799	22,873	22,671
Prueba 10	0,599	22,451	22,714	0,699	22,547	22,676	0,799	22,608	22,638
Min		21,233	21,481		21,283	21,473		21,169	21,468
Max		23,333	22,782		22,846	22,725		22,873	22,671
% Deg.		9,0%	5,7%		6,8 %	5,5%		$7{,}4\%$	5,3%
Tiempo		0,9			1			1,1	
	$\Delta \mathrm{T}$	RC	RC2	ΔT	RC	RC2	$\Delta \mathrm{T}$	RC	RC2
Prueba 7	0,899	21,361	21,446	0,999	21,312	21,424	1,099	21,263	21,397
Prueba 8	0,899	22,653	22,408	0,999	22,470	22,376	1,099	22,494	22,348
Prueba 9	0,899	22,882	22,646	0,999	22,880	22,625	1,099	22,680	22,592
Prueba 10	0,879	22,365	22,615	1,018	22,490	22,615	1,098	22,470	22,573
Min		21,361	21,446		21,312	21,424		21,263	21,397
Max		22,882	22,646		22,880	22,625		22,680	22,592
% Deg.		6,6%	5,3%		6,9 %	$\boxed{5,3\%}$		6,2%	5,3%
Tiempo		1,2			1,3			1,4	
	$\Delta \mathrm{T}$	\mathbf{RC}	RC2	ΔT	RC	RC2	$\Delta \mathrm{T}$	\mathbf{RC}	RC2
Prueba 7	1,199	21,214	21,374	1,299	21,305	21,344	1,399	21,244	21,320
Prueba 8	1,199	22,337	22,315	1,343	22,335	22,310	1,398	22,345	22,275
Prueba 9	1,199	22,851	22,559	1,269	22,622	22,534	1,408	22,652	22,530
Prueba 10	1,198	22,483	22,519	1,298	22,487	22,475	1,398	22,337	22,440
Min		21,214	21,374		21,305	21,344		21,244	21,320
Max		22,851	22,559		22,622	22,534		22,652	22,530
% Deg.		7,2 %	5,3%		5,8 %	5,3 %		6,2%	5,4%
Tiempo		1,5			1,6			1,7	
	$\Delta \mathrm{T}$	RC	RC2	ΔT	RC	RC2	ΔT	RC	RC2
Prueba 7	1,464	21,181	21,304	1,603	21,183	21,301	1,698	21,060	21,246
Prueba 8	1,498	22,209	22,216	1,598	22,210	22,165	1,698	22,086	22,113

Prueba 9	1,498	22,619	22,473	1,598	22,466	22,410	1,698	22,446	22,360
Prueba 10	1,498	22,336	22,401	1,598	22,329	22,362	1,683	22,240	22,324
Min		21,181	21,304		21,183	21,301		21,060	21,246
Max		22,619	22,473		22,466	22,410		22,446	22,360
% Deg.		6,4%	5,2%		5,7%	$4{,}9\%$		6,6%	5,2%
Tiempo		1,8			1,9			2	
	$\Delta \mathrm{T}$	RC	RC2	ΔT	RC	RC2	ΔT	RC	RC2
Prueba 7	1,798	21,106	21,196	1,898	21,045	21,153	1,998	20,984	21,113
Prueba 8	1,798	22,082	22,059	1,898	22,073	22,012	1,998	21,959	21,962
Prueba 9	1,798	22,424	22,306	1,898	22,398	$22,\!252$	1,998	22,265	22,207
Prueba 10	1,823	22,147	22,320	1,898	22,164	22,261	1,998	22,146	22,191
Min		21,106	21,196		21,045	21,153		20,984	21,113
Max		22,424	22,320		22,398	22,261		22,265	22,207
% Deg.		5,9%	5,0 %		6,0%	5,0%		5,8%	$4{,}9\%$

Tabla G-2.: Resultados de 4 pruebas de descarga para variador de 10 HP con RC método de cálculo directo, y RC2 método de ajuste de curva. El tiempo el es ΔT buscado.

Tiempo		0,2			0,7			0,8		
	ΔT	RC	RC2	ΔT	RC	RC2	ΔT	RC	RC2	
263 V	0,200	21,817	22,545	0,699	22,351	22,467	0,799	22,445	22,447	
262 V	0,200	22,683	22,807	0,699	22,547	22,450	0,799	22,608	22,430	
261 V	0,200	21,650	22,231	0,699	22,178	22,405	0,799	22,271	22,383	
260 V	0,200	23,536	22,277	0,699	22,660	22,371	0,799	22,432	22,350	
Min		21,650	22,231		22,178	22,371		22,271	22,350	
Max		23,536	22,807		22,660	22,450		22,608	22,430	
% Deg.		8,0 %	2,5%		2,1%	0,4 %		1,5%	0,4 %	
Tiempo		0,9			1		1,5			
	ΔT	RC	RC2	ΔT	RC	RC2	ΔT	RC	RC2	
263 V	0,899	22,287	22,428	0,999	22,348	22,406	1,498	22,154	22,268	
262 V	0,899	22,645	22,407	0,999	22,461	22,373	1,498	22,200	22,210	
261 V	0,899	22,114	22,347	0,999	22,174	22,319	1,498	21,980	22,125	
260 V	0,899	22,246	22,312	0,999	22,285	22,274	1,498	22,025	22,053	
Min		22,114	22,312		22,174	22,274		21,980	22,053	
Max		22,645	22,407		22,461	22,373		22,200	22,210	
% Deg.		2,3%	0,4%		1,3 %	0,4 %		1,0 %	0,7 %	
Tiempo	1,6				1,7			1,8		
	ΔT	RC	RC2	ΔT	RC	RC2	ΔT	RC	RC2	
263 V	1,598	22,163	22,218	1,698	22,047	22,166	1,798	22,049	22,116	
262 V	1,598	22,201	22,161	1,698	22,077	22,109	1,798	22,073	22,054	

261 V	1,598	21,988	22,071	1,698	21,990	22,014	1,798	21,874	21,966
260 V	1,598	22,025	21,997	1,698	22,020	21,945	1,798	21,898	21,895
Min		21,988	21,997		21,990	21,945		21,874	21,895
Max		22,201	22,161		22,077	22,109		22,073	22,054
3% Deg.		1,0 %	0,7 %		0,4 %	0,7 %		0,9 %	0,7 %

Tabla G-3.: Resultados de 1 prueba de descarga para variador de 10 HP con RC método de cálculo directo, y RC2 método de ajuste de curva, para 4 puntos diferentes de referencia (263, 262, 261, 260 V). El tiempo el es ΔT buscado.

H. Anexo: Tabla de resultados verificación de falla de circuito abierto en inversor

Ref.	Frec.	$\mathbf{D}_{\mathbf{A}}$	D_{B}	$\mathbf{D_C}$	d_{1A}	$ m d_{1B}$	$ m d_{1C}$	d_{2A}	$ m d_{2B}$	$ m d_{2C}$	Fallo identifi-	Motor
2.5	lada	0.26	0.00	0.70	0	0	1	0	0	1	cado FT6	M1
2,5	1,7	-0,36	-0,28	0,79	0	0	1	0	0	1		
2,5	1,65	-0,35	-0,28	0,79					_		FT6	M1
2,5	2,54	-0,36	-0,27	0,79	0	0	1	0	0	1	FT6	M1
2,5	2,53	-0,35	-0,28	0,79	0	0	1	0	0	1	FT6	M1
2,5	1,69	-0,35	-0,28	0,78	0	0	1	0	0	1	FT6	M1
2,5	2,51	-0,35	-0,28	0,78	0	0	1	0	0	1	FT6	M1
2,5	3,4	-0,35	-0,28	0,78	0	0	1	0	0	1	FT6	M1
2,5	2,63	-0,35	-0,28	0,79	0	0	1	0	0	1	FT6	M1
2,5	2,47	-0,68	-0,36	1,23	0	0	1	1	0	1	SF	M1
2,5	2,49	-0,34	-0,28	0,78	0	0	1	0	0	1	FT6	M1
2,5	1,69	-0,35	-0,27	0,77	0	0	1	0	0	1	FT6	M1
2,5	2,48	-0,34	-0,28	0,77	0	0	1	0	0	1	FT6	M1
2,5	3,31	-0,43	-0,27	0,8	0	0	1	0	0	1	FT6	M2
2,5	2,44	-0,43	-0,27	0,81	0	0	1	0	0	1	FT6	M2
2,5	2,51	-0,44	-0,27	0,83	0	0	1	0	0	1	FT6	M2
2,5	2,51	-0,44	-0,27	0,84	0	0	1	0	0	1	FT6	M2
2,5	1,7	-0,42	-0,27	0,8	0	0	1	0	0	1	FT6	M2
2,5	1,68	-0,42	-0,27	0,79	0	0	1	0	0	1	FT6	M2
2,5	3,34	-0,96	-0,34	1,33	0	0	1	1	0	1	SF	M2
2,5	2,53	-0,95	-0,47	1	0	0	1	1	1	1	SF	M2
2,5	2,58	-0,43	-0,27	0,81	0	0	1	0	0	1	FT6	M2
2,5	1,7	-0,43	-0,27	0,82	0	0	1	0	0	1	FT6	M2
2,5	2,51	-0,77	-0,87	1,18	0	0	1	1	1	1	SF	M2
2,5	3,25	-0,43	-0,28	0,82	0	0	1	0	0	1	FT6	M2
5	4,99	-0,24	-0,24	0,66	0	0	1	0	0	1	FT6	M1
5	4,97	-0,23	-0,23	0,64	0	0	1	0	0	1	FT6	M1

5	4,82	-0,25	-0,24	0,68	0	0	1	0	0	1	FT6	M1
5	5,23	-0,25	-0,22	0,68	0	0	1	0	0	1	FT6	M1
5	5,17	-0,23	-0,24	0,64	0	0	1	0	0	1	FT6	M1
5	4,89	-0,23	-0,24	0,64	0	0	1	0	0	1	FT6	M1
5	4,9	-0,25	-0,24	0,68	0	0	1	0	0	1	FT6	M1
5	4,89	-0,25	-0,23	0,68	0	0	1	0	0	1	FT6	M1
5	4,89	-0,23	-0,24	0,64	0	0	1	0	0	1	FT6	M1
5	4,95	-0,23	-0,24	0,64	0	0	1	0	0	1	FT6	M1
5	4,82	-0,25	-0,23	0,67	0	0	1	0	0	1	FT6	M1
5	4,82	-0,25	-0,23	0,66	0	0	1	0	0	1	FT6	M1
5	4,97	-0,3	-0,22	0,66	0	0	1	0	0	1	FT6	M2
5	4,94	-0,29	-0,23	0,66	0	0	1	0	0	1	FT6	M2
5	5,01	-0,29	-0,24	0,68	0	0	1	0	0	1	FT6	M2
5	4,97	-0,3	-0,23	0,69	0	0	1	0	0	1	FT6	M2
5	4,88	-0,29	-0,23	0,66	0	0	1	0	0	1	FT6	M2
5	7,43	-0,11	-0,78	0,81	0	0	1	0	1	1	SF	M2
5	4,83	-0,3	-0,23	0,67	0	0	1	0	0	1	FT6	M2
5	4,89	-0,3	-0,23	0,67	0	0	1	0	0	1	FT6	M2
5	5,17	-0,29	-0,23	0,67	0	0	1	0	0	1	FT6	M2
5	4,82	-0,28	-0,23	0,66	0	0	1	0	0	1	FT6	M2
5	4,83	-0,29	-0,23	0,66	0	0	1	0	0	1	FT6	M2
5	4,93	-0,29	-0,23	0,66	0	0	1	0	0	1	FT6	M2
7,5	7,85	-0,23	-0,22	0,65	0	0	1	0	0	1	FT6	M1
7,5	7,73	-0,23	-0,22	0,65	0	0	1	0	0	1	FT6	M1
7,5	7,44	-0,24	-0,21	0,68	0	0	1	0	0	1	FT6	M1
7,5	7,72	-0,24	-0,21	0,68	0	0	1	0	0	1	FT6	M1
7,5	7,72	-0,22	-0,22	0,64	0	0	1	0	0	1	FT6	M1
7,5	7,73	-0,22	-0,22	0,64	0	0	1	0	0	1	FT6	M1
7,5	7,73	-0,24	-0,21	0,68	0	0	1	0	0	1	FT6	M1
7,5	7,75	-0,24	-0,22	0,69	0	0	1	0	0	1	FT6	M1
7,5	7,74	-0,22	-0,22	0,64	0	0	1	0	0	1	FT6	M1
7,5	7,74	-0,22	-0,21	0,63	0	0	1	0	0	1	FT6	M1
7,5	7,92	-0,23	-0,21	0,66	0	0	1	0	0	1	FT6	M1
7,5	7,54	-0,23	-0,21	0,67	0	0	1	0	0	1	FT6	M1
7,5	7,84	-0,28	-0,21	0,64	0	0	1	0	0	1	FT6	M2
7,5	7,73	-0,28	-0,22	0,67	0	0	1	0	0	1	FT6	M2
7,5	7,75	-0,29	-0,21	0,68	0	0	1	0	0	1	FT6	M2
7,5	7,75	-0,29	-0,21	0,68	0	0	1	0	0	1	FT6	M2
7,5	7,43	-0,28	-0,22	0,66	0	0	1	0	0	1	FT6	M2
7,5	7,83	-0,28	-0,21	0,65	0	0	1	0	0	1	FT6	M2

7,5	7,43	-0,29	-0,21	0,68	0	0	1	0	0	1	FT6	M2
7,5	7,82	-0,29	-0,22	0,67	0	0	1	0	0	1	FT6	M2
7,5	7,84	-0,28	-0,21	0,68	0	0	1	0	0	1	FT6	M2
7,5	7,33	-0,28	-0,21	0,67	0	0	1	0	0	1	FT6	M2
7,5	7,72	-0,28	-0,21	0,66	0	0	1	0	0	1	FT6	M2
7,5	7,75	-0,28	-0,21	0,66	0	0	1	0	0	1	FT6	M2
10	9,67	-0,27	-0,25	0,8	0	0	1	0	0	1	FT6	M1
10	10,17	-0,26	-0,25	0,78	0	0	1	0	0	1	FT6	M1
10	10,16	-0,27	-0,24	0,81	0	0	1	0	0	1	FT6	M1
10	10,17	-0,28	-0,22	0,81	0	0	1	0	0	1	FT6	M1
10	9,66	-0,26	-0,25	0,8	0	0	1	0	0	1	FT6	M1
10	10,15	-0,26	-0,25	0,79	0	0	1	0	0	1	FT6	M1
10	10,3	-0,29	-0,21	0,81	0	0	1	0	0	1	FT6	M1
10	9,66	-0,28	-0,25	0,84	0	0	1	0	0	1	FT6	M1
10	9,54	-0,26	-0,25	0,78	0	0	1	0	0	1	FT6	M1
10	9,55	-0,25	-0,25	0,78	0	0	1	0	0	1	FT6	M1
10	10,15	-0,26	-0,27	0,81	0	0	1	0	0	1	FT6	M1
10	9,66	-0,27	-0,24	0,8	0	0	1	0	0	1	FT6	M1
10	10,15	-0,31	-0,26	0,82	0	0	1	0	0	1	FT6	M2
10	10,16	-0,31	-0,23	0,8	0	0	1	0	0	1	FT6	M2
10	10,18	-0,33	-0,25	0,85	0	0	1	0	0	1	FT6	M2
10	9,67	-0,32	-0,23	0,82	0	0	1	0	0	1	FT6	M2
10	10,15	-0,31	-0,24	0,79	0	0	1	0	0	1	FT6	M2
10	9,66	-0,31	-0,23	0,79	0	0	1	0	0	1	FT6	M2
10	10,16	-0,33	-0,25	0,83	0	0	1	0	0	1	FT6	M2
10	10,16	-0,32	-0,23	0,82	0	0	1	0	0	1	FT6	M2
10	10,3	-0,31	-0,24	0,81	0	0	1	0	0	1	FT6	M2
10	10,17	-0,31	-0,25	0,82	0	0	1	0	0	1	FT6	M2
10	10,14	-0,32	-0,25	0,81	0	0	1	0	0	1	FT6	M2
10	9,67	-0,31	-0,24	0,8	0	0	1	0	0	1	FT6	M2

Tabla H-1.: Resultados de la identificación y aislamiento de falla de circuito abierto en inversor y referencia calculada.

Bibliografía

- [emp, 2019] (2019).
- [Abramik et al., 2003] Abramik, S., Sleszynski, W., Nieznanski, J., and Piquet, H. (2003). A diagnostic method for on-line fault detection and localization in VSI-fed AC drives. pages 2–4.
- [Alepuz Menéndez, 2004] Alepuz Menéndez, S. (2004). Aportación al Control del Convertidor CC/CA de Tres Niveles. Tesis doctoral, Universitat Politècnica de Catalunya Departament d'Enginyeria Electrònica.
- [Alexander and Sadiku, 2013] Alexander, C. and Sadiku, M. (2013). Fundamentos de circuitos eléctricos, chapter 7, pages 218–222. McGraw-Hill, 5th edition.
- [Campos-Delgado and Espinoza-Trejo, 2011] Campos-Delgado, D. U. and Espinoza-Trejo, D. R. (2011). An Observer-Based Diagnosis Scheme for Single and Simultaneous Open-Switch Faults in Induction Motor Drives. *IEEE Transactions on Industrial Electronics*, 58(2):671–679.
- [de Araujo Ribeiro et al., 2003] de Araujo Ribeiro, R. L., Jacobina, C. B., da Silva, E. R. C., and Lima, A. M. N. (2003). Fault detection of open-switch damage in voltage-fed PWM motor drive systems. *IEEE Transactions on Power Electronics*, 18(2):587–593.
- [Diallo et al., 2005] Diallo, D., Benbouzid, M. E. H., Hamad, D., and Pierre, X. (2005). Fault Detection and Diagnosis in an Induction Machine Drive: A Pattern Recognition Approach Based on Concordia Stator Mean Current Vector. *IEEE Transactions on Energy Conversion*, 20(3):512–519.
- [Fluke, 2012] Fluke (2012). How to measure output voltage from a VFD to a motor.
- [Fuchs, 2003] Fuchs, F. W. (2003). Some diagnosis methods for voltage source inverters in variable speed drives with induction machines a survey. In *Industrial Electronics Society*, 2003. IECON '03. The 29th Annual Conference of the IEEE, volume 2, pages 1378–1385 Vol.2.
- [Hsu, 2011] Hsu, H. (2011). Schaums outlines signals and systems. In *Schaums outlines* signals and systems, chapter 5 and 6, pages 193, 261. McGraw-Hill, 2nd edition.

Bibliografía 109

[Kadaník, 1998] Kadaník, P. (1998). A Brief survey of AC Drive Fault Diagnosis and Detection. Technical report, The Czech Technical University.

- [Kastha and Bose, 1994] Kastha, D. and Bose, B. K. (1994). Investigation of fault modes of voltage-fed inverter system for induction motor drive. *IEEE Transactions on Industry Applications*, 30(4):1028–1038.
- [Kuphaldt, 2005] Kuphaldt, T. R. (2005). Lessons In Electric Circuits, volume IV.
- [Lu and Sharma, 2009] Lu, B. and Sharma, S. K. (2009). A Literature Review of IGBT Fault Diagnostic and Protection Methods for Power Inverters. *IEEE Transactions on Industry Applications*, 45(5):1770–1777.
- [Manrique et al., 2012a] Manrique, R. F. et al. (2012a). Detección y diagnostico de fallas en turbinas de viento usando técnicas de minería de datos. Director: Dr. C Jorge Sofrany Esmeral. Tesis de máster en sistemas y computación. Universidad Nacional de Colombia.
- [Manrique et al., 2012b] Manrique, R. F., Giraldo, F. A., and Esmeral, J. S. (2012b). Fault detection and diagnosis for wind turbines using data-driven approach. In 2012 7th Colombian Computing Congress (CCC), pages 1–6. IEEE.
- [Martín, 2012] Martín, J. (2012). Protección de un site contra variaciones en el suministro de energía. capitulo 6. protección contra sobrecorrientes corto circuito. Master's thesis, Universidad Nacional Autónoma de México.
- [Mendes and Cardoso, 1999] Mendes, A. M. S. and Cardoso, A. J. M. (1999). Voltage source inverter fault diagnosis in variable speed AC drives, by the average current Park's vector approach. In *Electric Machines and Drives*, 1999. International Conference IEMD '99, pages 704–706.
- [Muhammad, 2004] Muhammad, R. (2004). *Electrónica de potencia*, volume 968, chapter 3, pages 37–91.
- [Naukkarinen, 2012] Naukkarinen, R. (2012). Drive module testing method comparison: For drive service workshop.
- [Oppenheim and Willsky, 1997] Oppenheim, A. and Willsky, A. (1997). Señales y sistemas, chapter 7, pages 515–520. Prentice Hall, 2nd edition.
- [Patton et al., 2000] Patton, R. J., Frank, P. M., and Clark, R. N. (2000). Issues of Fault Diagnosis for Dynamic Systems. Springer Science & Business Media.
- [Pecina-Sanchez et al., 2012] Pecina-Sanchez, A., Campos-Delgado, D. U., Arce-Santana, E., and Espinoza-Trejo, D. R. (2012). Fault Diagnosis in Variable Speed Drives by Pattern Recognition and Probabilistic Measures. *IFAC Proceedings Volumes*, 45(20):1394–1399.

110 Bibliografía

[Pecina-Sánchez et al., 2011] Pecina-Sánchez, J. A., Campos-Delgado, D. U., and Espinoza-Trejo, D. R. (2011). Multiple fault diagnosis in variable speed drives through current measurements. In 2011 8th International Conference on Electrical Engineering, Computing Science and Automatic Control, pages 1–6.

- [Pulgarin and Esmeral, 2016] Pulgarin, E. J. L. and Esmeral, J. I. S. (2016). Data-driven fdi for wind farms using w-svm. In 2016 IEEE International Symposium on Intelligent Control (ISIC), pages 1–6. IEEE.
- [Rahman et al., 2018] Rahman, M. F., Patterson, D., Cheok, A., and Betz, R. (2018). 30 motor drives. In Rashid, M. H., editor, *Power Electronics Handbook (Fourth Edition)*, pages 945 1021. Butterworth-Heinemann, fourth edition edition.
- [Rothenhagen and Fuchs, 2004] Rothenhagen, K. and Fuchs, F. W. (2004). Performance of diagnosis methods for IGBT open circuit faults in voltage source active rectifiers. In 2004 IEEE 35th Annual Power Electronics Specialists Conference (IEEE Cat. No.04CH37551), volume 6, pages 4348–4354 Vol.6.
- [Shakweh, 2018] Shakweh, Y. (2018). 29 drive types and specifications. In Rashid, M. H., editor, *Power Electronics Handbook (Fourth Edition)*, pages 913 944. Butterworth-Heinemann, fourth edition edition.
- [Tan and Putra, 2011] Tan, K. K. and Putra, A. S. (2011). *Electric Drives*, pages 45–85. Springer London, London.
- [Vogt et al., 2008] Vogt, J. P., Fräger, C., Gaubisch, T., Kiel, E., Hilfert, S., Witte, S., Sievers, R., Guhl, R.-T., Götz, O., and Kohlmeier, D. (2008). *The drive system and its components*, pages 75–255. Springer Berlin Heidelberg, Berlin, Heidelberg.
- [Zidani et al., 2008] Zidani, F., Diallo, D., Benbouzid, M. E. H., and Nait-Said, R. (2008). A Fuzzy-Based Approach for the Diagnosis of Fault Modes in a Voltage-Fed PWM Inverter Induction Motor Drive. *IEEE Transactions on Industrial Electronics*, 55(2):586–593.